

# PATENT ABSTRACTS OF JAPAN

(11) Publication number : 2002-132213  
 (43) Date of publication of application : 09.05.2002

(51) Int.CI. G09G 3/28  
 G09G 3/20  
 H04N 5/66

(21) Application number : 2001-247707 (71) Applicant : MATSUSHITA ELECTRIC IND CO LTD

(22) Date of filing : 26.09.2000 (72) Inventor : MORI MITSUHIRO  
 KASAHARA MITSUHIRO  
 OE YOSHIHISA  
 TACHIBANA HIROYUKI

(30) Priority

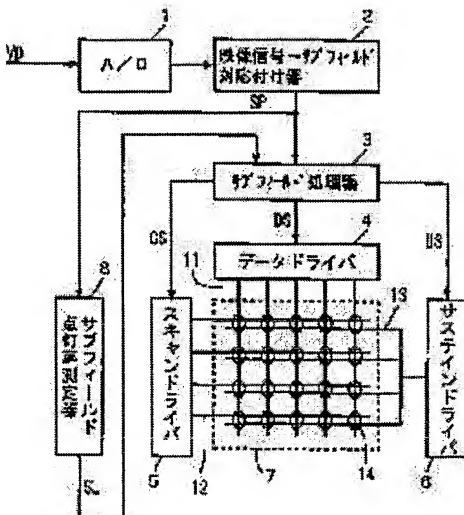
|                            |                            |                       |
|----------------------------|----------------------------|-----------------------|
| Priority number : 11322724 | Priority date : 12.11.1999 | Priority country : JP |
| 2000036931                 | 15.02.2000                 | JP                    |
| 2000117032                 | 18.04.2000                 | JP                    |

**(54) DISPLAY DEVICE AND ITS DRIVING METHOD**

(57) Abstract:

**PROBLEM TO BE SOLVED:** To provide a display device capable of performing discharge repeatedly and stably even when a lighting rate is changed and also capable of reducing power consumption while enhancing luminous efficiency due to the supplied power and its driving method.

**SOLUTION:** In this display device, after first discharge is generated by detecting the lighting rate of discharge cells 14 to be simultaneously lighted with a sub-field lighting rate measuring device 8, controlling a scan driver 5 and a sustenance driver 6 with a sub-field processing unit 3 and changing timing for allowing a sustaining pulse to rise again in accordance with the detected lighting rate, second discharge is generated.



(19) 日本国特許庁 (JP)

## (12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2002-132213

(P2002-132213A)

(43) 公開日 平成14年5月9日(2002.5.9)

(51) Int.Cl.<sup>7</sup>

G 0 9 G 3/28

3/20

識別記号

F I

C 0 9 G 3/20

デマコート<sup>\*</sup>(参考)

6 1 1

6 1 2

6 2 1

6 2 4

6 1 1 A 5 C 0 5 8

6 1 2 U 5 C 0 8 0

6 2 1 C

6 2 4 M

6 4 2 C

審査請求 未請求 請求項の数28 O.L (全 43 頁) 最終頁に続く

(21) 出願番号

特願2001-247707(P2001-247707)

(62) 分割の表示

特願2000-291988(P2000-291988)の  
分割

(22) 出願日

平成12年9月26日(2000.9.26)

(31) 優先権主張番号

特願平11-322724

(32) 優先日

平成11年11月12日(1999.11.12)

(33) 優先権主張国

日本 (JP)

(31) 優先権主張番号

特願2000-36931(P2000-36931)

(32) 優先日

平成12年2月15日(2000.2.15)

(33) 優先権主張国

日本 (JP)

(31) 優先権主張番号

特願2000-117032(P2000-117032)

(32) 優先日

平成12年4月18日(2000.4.18)

(33) 優先権主張国

日本 (JP)

(71) 出願人

0000053821  
松下電器産業株式会社

大阪府門真市大字門真1006番地

(72) 発明者

森 光広  
大阪府門真市大字門真1006番地 松下電器

産業株式会社内

(72) 発明者

笠原 光弘  
大阪府門真市大字門真1006番地 松下電器

産業株式会社内

(74) 代理人

100098305  
弁理士 福島 祥人

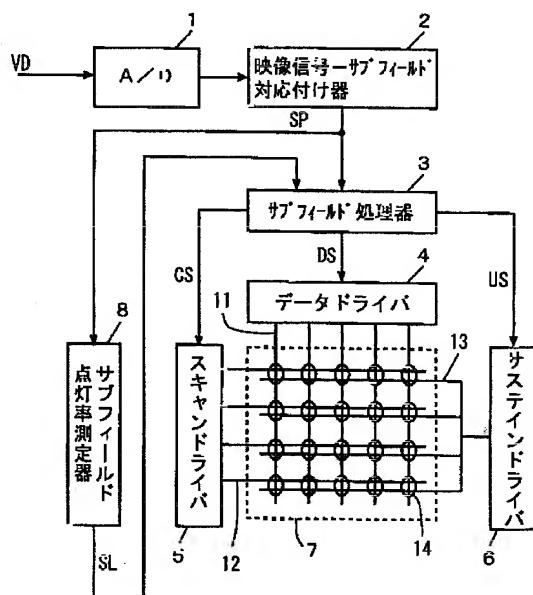
最終頁に続く

(54) 【発明の名称】 表示装置およびその駆動方法

(57) 【要約】

【課題】 点灯率が変化しても安定に放電を繰り返し行うことができるとともに、投入電力に対する発光効率を向上させて消費電力を低減することができる表示装置およびその駆動方法を提供する。

【解決手段】 サブフィールド点灯率測定器8により同時に点灯される放電セル1~4の点灯率を検出し、サブフィールド処理器3によりスキヤンドライバ5およびサステインドライバ6を制御し、検出された点灯率に応じて維持パルスが再び立ち上がるタイミングを変化させて第1の放電を発生させた後に第2の放電を発生させる。



(2) 002-132213 (P2002-132213A)

## 【特許請求の範囲】

【請求項1】 複数の放電セルを選択的に放電させて画像を表示する表示装置であつて、  
前記複数の放電セルを含む表示パネルと、  
前記表示パネル内の選択された放電セルに駆動パルスを印加して第1の放電を発生させた後に第2の放電を発生させる駆動手段と、  
前記複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出する検出手段と、  
前記検出手段により検出された点灯率に応じて前記駆動パルスを変化させるように前記駆動手段を制御する制御手段とを備えることを特徴とする表示装置。

【請求項2】 1フィールドを複数のサブフィールドに分割してサブフィールドごとに選択された放電セルを放電させて階調表示を行うために、1フィールドの画像データを各サブフィールドの画像データに変換する変換手段をさらに備え、  
前記検出手段は、サブフィールドごとの点灯率を検出するサブフィールド点灯率検出手段を含み、  
前記制御手段は、前記サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率に応じて前記駆動パルスを変化させるように前記駆動手段を制御することを特徴とする請求項1記載の表示装置。

【請求項3】 前記駆動手段は、  
前記駆動パルスの電圧を増加させて前記第1の放電を発生させる第1の駆動手段と、  
前記駆動パルスの電圧を再び増加させることにより前記第1の放電を発生させた後に前記第2の放電を発生させる第2の駆動手段とを含み、  
前記制御手段は、前記検出手段により検出された点灯率に応じて前記駆動パルスを変化させるように前記第2の駆動手段を制御することを特徴とする請求項1または2記載の表示装置。

【請求項4】 前記第2の駆動手段は、前記第1の放電により前記駆動パルスの電圧が減少して前記第1の放電が少なくとも弱められた後に、前記駆動パルスの電圧を再び増加させることにより前記第1の放電に続けて前記第2の放電を発生させることを特徴とする請求項3記載の表示装置。

【請求項5】 前記制御手段は、前記検出手段により検出された点灯率に応じて前記第2の駆動手段が前記駆動パルスの電圧を再び増加させるタイミングを変化させることを特徴とする請求項3または4記載の表示装置。

【請求項6】 前記制御手段は、前記検出手段により検出された点灯率が大きいほど前記第2の駆動手段が前記駆動パルスの電圧を再び増加させるタイミングを遅くすることを特徴とする請求項3～5のいずれかに記載の表示装置。

【請求項7】 前記制御手段は、前記検出手段により検出された点灯率が所定値以上になった場合、前記第1の

放電に続いて前記第2の放電が発生するように前記第2の駆動手段を制御することを特徴とする請求項3～6のいずれかに記載の表示装置。

【請求項8】 前記制御手段は、前記検出手段により検出された点灯率の増加に応じて前記駆動パルスの電圧を再び増加させるタイミングを遅くし、さらに点灯率が増加して所定値以上になった場合に前記駆動パルスの電圧を再び増加させるタイミングを早くするように前記第2の駆動手段を制御することを特徴とする請求項3～7のいずれかに記載の表示装置。

【請求項9】 前記制御手段は、前記検出手段により検出された点灯率が所定値以上になった場合、前記第2の駆動手段が前記駆動パルスの電圧を再び増加させるタイミングを切り換えるとともに、前記駆動パルスの電圧を再び増加させるタイミングの切り換え前後で輝度が略等しくなるように前記表示パネル内の選択された放電セルに印加される駆動パルスのパルス数を変化させるように前記駆動手段を制御することを特徴とする請求項3～8のいずれかに記載の表示装置。

【請求項10】 前記制御手段は、前記検出手段により検出された点灯率が大きいほど前記駆動パルスの周期を長くするように前記駆動手段を制御することを特徴とする請求項1～9のいずれかに記載の表示装置。

【請求項11】 前記制御手段は、前記検出手段により検出された点灯率が所定値以上になった場合、前記駆動パルスの周期を切り換えるとともに、前記駆動パルスの周期の切り換え前後で輝度が略等しくなるように前記表示パネル内の選択された放電セルに印加される駆動パルスのパルス数を変化させるように前記駆動手段を制御することを特徴とする請求項1～10のいずれかに記載の表示装置。

【請求項12】 前記駆動手段は、同一サブフィールド内において、1パルスの印加により1回の放電を発生させる第1の駆動パルスと、前記第1の放電を発生させた後に前記第2の放電を発生させる第2の駆動パルスとの少なくとも一方を印加し、  
前記制御手段は、前記サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率に応じて前記第1の駆動パルスの印加回数と前記第2の駆動パルスの印加回数との割合を変化させるように前記駆動手段を制御することを特徴とする請求項2記載の表示装置。

【請求項13】 前記駆動手段は、同一サブフィールド内において、第1の時間間隔で前記第1および第2の放電を発生させる第1の駆動パルスと、前記第1の時間間隔より長い第2の時間間隔で前記第1および第2の放電を発生させる第2の駆動パルスとの少なくとも一方を印加し、  
前記制御手段は、前記サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率に応じて前記第1の駆動パルスの印加回数と前記第2の駆動パルス

(3) 002-132213 (P2002-132213A)

の印加回数との割合を変化させるように前記駆動手段を制御することを特徴とする請求項2記載の表示装置。

【請求項14】 前記第2の駆動パルスの周期は、前記第1の駆動パルスの周期より長いことを特徴とする請求項12または13のいずれかに記載の表示装置。

【請求項15】 前記制御手段は、前記サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率が大きいほど前記第1の駆動パルスの印加回数に対する前記第2の駆動パルスの印加回数の割合が大きくなるように前記駆動手段を制御することを特徴とする請求項12～14のいずれかに記載の表示装置。

【請求項16】 前記制御手段は、前記サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率の増加に応じて前記第1の駆動パルスの印加回数に対する前記第2の駆動パルスの印加回数の割合を大きくし、さらに点灯率が増加して所定値以上になった場合に点灯率の増加に応じて前記第1の駆動パルスの印加回数に対する前記第2の駆動パルスの印加回数の割合を小さくするように前記駆動手段を制御することを特徴とする請求項13記載の表示装置。

【請求項17】 前記第1の駆動手段は、前記駆動パルスの電流供給源として前記表示パネル外に設けられた第1の容量性素子を含むことを特徴とする請求項3～9のいずれかに記載の表示装置。

【請求項18】 前記第1の容量性素子は、前記放電セルに蓄積された電荷を回収することを特徴とする請求項17記載の表示装置。

【請求項19】 前記複数の放電セルは、容量性負荷を含み、

前記第1の駆動手段は、

一端が前記容量性負荷に接続される少なくとも一つのインダクタンス素子を有するインダクタンス手段と、

前記容量性負荷と前記インダクタンス素子とのLC共振により前記駆動パルスを出力する共振駆動手段とを含むことを特徴とする請求項3～9のいずれかに記載の表示装置。

【請求項20】 前記インダクタンス手段は、インダクタンス値を変化させることができる可変インダクタンス手段を含み、前記検出手段により検出された点灯率に応じて前記可変インダクタンス手段のインダクタンス値を変化させるインダクタンス制御手段をさらに備えることを特徴とする請求項19記載の表示装置。

【請求項21】 前記駆動手段は、前記第2の放電により前記駆動パルスの電圧が減少して前記第2の放電が少なくとも弱められた後に、前記駆動パルスの電圧を再び増加させることにより前記第2の放電に続けて第3の放電を発生させる第3の駆動手段をさらに含み、前記制御手段は、前記検出手段により検出された点灯率に応じて前記駆動パルスを変化させるように前記第3の

駆動手段を制御することを特徴とする請求項3～9のいずれかに記載の表示装置。

【請求項22】 前記第3の駆動手段は、放電により前記駆動パルスの電圧が減少して放電が少なくとも弱められた後に前記駆動パルスの電圧を再び増加させる動作を繰り返して前記第2の放電に続けて複数回の放電を連続して発生させ、

前記制御手段は、前記検出手段により検出された点灯率に応じて前記駆動パルスを変化させるように前記第3の駆動手段を制御することを特徴とする請求項21記載の表示装置。

【請求項23】 前記第2の駆動手段は、前記駆動パルスの電流供給源として前記表示パネル外に設けられた第2の容量性素子と、前記第2の容量性素子を所定の電圧に充電するための電圧源とを含むことを特徴とする請求項17または18記載の表示装置。

【請求項24】 前記電圧源は、出力電圧を変化させることができる可変電圧源を含み、

前記検出手段により検出された点灯率が大きいほど前記第2の容量性素子の充電電圧が小さくなるように前記可変電圧源の出力電圧を制御する電圧制御手段とをさらに備えることを特徴とする請求項23記載の表示装置。

【請求項25】 前記電圧源は、出力電圧を変化させることができる可変電圧源を含み、

前記第1の放電により変化した前記駆動パルスの電位を検出する電位検出手段と、

前記電位検出手段により検出された電位の変化量が大きいほど前記第2の容量性素子の充電電圧が小さくなるように前記可変電圧源の出力電圧を制御する電圧制御手段とをさらに備えることを特徴とする請求項23記載の表示装置。

【請求項26】 複数の放電セルを選択的に放電させて画像を表示する表示装置の駆動方法であって、

前記複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出するステップと、

前記検出ステップにより検出された点灯率に応じて前記駆動パルスを変化させて選択された放電セルに印加し、第1の放電を発生させた後に第2の放電を発生させるステップとを含むことを特徴とする表示装置の駆動方法。

【請求項27】 前記第1および第2の放電を発生させるステップは、

選択された放電セルに印加する駆動パルスの電圧を増加させて第1の放電を発生させるステップと、

前記駆動パルスの電圧を再び増加させることにより前記第1の放電を発生させた後に前記第2の放電を発生させるとともに、前記検出ステップにより検出された点灯率に応じて前記駆動パルスを変化させるステップとを含むことを特徴とする請求項26記載の表示装置の駆動方法。

(4) 002-132213 (P2002-132213A)

**【請求項28】** 前記第2の放電を発生させるステップは、

前記第1の放電により前記駆動パルスの電圧が減少して前記第1の放電が少なくとも弱められた後に、前記駆動パルスの電圧を再び増加させることにより前記第1の放電に続けて第2の放電を発生させるとともに、前記検出ステップにより検出された点灯率に応じて前記駆動パルスの電圧を増加させるタイミングを変化させるステップを含むことを特徴とする請求項27記載の表示装置の駆動方法。

#### 【発明の詳細な説明】

##### 【0001】

**【発明の属する技術分野】** 本発明は、複数の放電セルを選択的に放電させて画像を表示する表示装置およびその駆動方法に関するものである。

##### 【0002】

**【従来の技術】** PDP（プラズマディスプレイパネル）を用いたプラズマディスプレイ装置は、薄型化および画面化が可能であるという利点を有する。このプラズマディスプレイ装置では、画素を構成する放電セルの放電の際の発光を利用することにより画像を表示している。

**【0003】** 図45は、AC型PDPにおける放電セルの駆動方法を説明するための図である。図45に示すように、AC型PDPの放電セルにおいては、対向する電極301、302の表面がそれぞれ誘電体層303、304で覆われている。

**【0004】** 図45の(a)に示すように、電極301、302間に放電開始電圧よりも低い電圧を印加した場合には、放電が起こらない。図45の(b)に示すように、電極301、302間に放電開始電圧よりも高いパルス状の電圧（書き込みパルス）を印加すると、放電が発生する。放電が発生すると、負電荷は電極301の方向に進んで誘電体層303の表面に蓄積され、正電荷は電極302の方向に進んで誘電体層304の表面に蓄積される。誘電体層303、304の表面に蓄積された電荷を壁電荷と呼ぶ。また、この壁電荷により誘起された電圧を壁電圧と呼ぶ。

**【0005】** 図45の(c)に示すように、誘電体層303の表面には負の壁電荷が蓄積され、誘電体層304の表面には正の壁電荷が蓄積される。この場合、壁電圧の極性は外部印加電圧の極性と逆向きであるため、放電の進行に従って放電空間内における実効電圧が低下し、放電は自動的に停止する。

**【0006】** 図45の(d)に示すように、外部印加電圧の極性を反転させると、壁電圧の極性が外部印加電圧の極性と同じ向きになるため、放電空間内における実効電圧が高くなる。このときの実効電圧が放電開始電圧を超えると、逆極性の放電が発生する。それにより、正電荷が電極301の方向に進み、すでに誘電体層303に蓄積されている負の壁電荷を中和し、負電荷が電極30

2の方向に進み、すでに誘電体層304に蓄積されている正の壁電荷を中和する。

**【0007】** そして、図45の(e)に示すように、誘電体層303、304の表面にそれぞれ正および負の壁電荷が蓄積される。この場合、壁電圧の極性が外部印加電圧の極性と逆向きであるため、放電の進行に従って放電空間内における実効電圧が低下し、放電が停止する。

**【0008】** さらに、図45の(f)に示すように、外部印加電圧の極性を反転させると、逆極性の放電が発生し、負電荷は電極301の方向に進み、正電荷は電極302の方向に進み、図45の(c)の状態に戻る。

**【0009】** このように、高い書き込みパルスを印加することにより一旦放電が開始された後は、壁電荷の働きによりこの書き込みパルスよりも低い外部印加電圧（維持パルス）の極性を反転させることにより放電を維持させることができる。書き込みパルスを印加することにより放電を開始させることをアドレス放電と呼び、交互に反転する維持パルスを印加することにより放電を維持させることを維持放電と呼ぶ。

**【0010】** 次に、上記の駆動方法により放電セルを駆動する従来のプラズマディスプレイ装置のサステンドライバについて説明する。図46は、従来のプラズマディスプレイ装置のサステンドライバの構成を示す回路図である。

**【0011】** 図46に示すように、サステンドライバ600は、回収コンデンサC11、回収コイルL11、スイッチSW11、SW12、SW21、SW22およびダイオードD11、D12を含む。

**【0012】** スイッチSW11は、電源端子V11とノードN11との間に接続され、スイッチSW12は、ノードN11と接地端子との間に接続されている。電源端子V11には、電圧Vsusが印加される。ノードN11は、例えば480本のサステイン電極に接続され、図46では、複数のサステイン電極と接地端子との間の全容量に相当するパネル容量Cpが示されている。

**【0013】** 回収コンデンサC11は、ノードN13と接地端子との間に接続されている。ノードN13とノードN12との間にスイッチSW21およびダイオードD11が直列に接続され、ノードN12とノードN13との間にダイオードD12およびスイッチSW22が直列に接続されている。回収コイルL11は、ノードN12とノードN11との間に接続されている。

**【0014】** 図47は、図46のサステンドライバ600の維持期間の動作を示すタイミング図である。図47には、図46のノードN11の電圧およびスイッチSW21、SW11、SW22、SW12の動作が示される。

**【0015】** まず、期間Taにおいて、スイッチSW21がオンし、スイッチSW12がオフする。このとき、スイッチSW11、SW22はオフしている。これによ

## (5) 002-132213 (P2002-132213A)

り、回収コイルL11およびパネル容量CpによるLC共振により、ノードN11の電圧が緩やかに上昇する。次に、期間Tbにおいて、スイッチSW21がオフし、スイッチSW11がオンする。これにより、ノードN11の電圧が急激に上昇し、期間TcではノードN11の電圧がVsusに固定され、電源端子V11から供給される放電電流により維持放電が1回発生する。

【0016】次に、期間Tdでは、スイッチSW11がオフし、スイッチSW22がオンする。これにより、回収コイルL11およびパネル容量CpによるLC共振により、ノードN11の電圧が緩やかに降下する。その後、期間Teにおいて、スイッチSW22がオフし、スイッチSW12がオンする。これにより、ノードN11の電圧が急激に降下し、接地電位に固定される。

【0017】上記の動作を維持期間において繰り返し行うことにより、複数のサステイン電極に周期的な維持パルスPsuが印加され、維持パルスPsuの立ち上がり時に放電セルが放電し、維持放電が行われる。

## 【0018】

【発明が解決しようとする課題】上記のように、従来のプラズマディスプレイ装置では、サステンドライバ等を用いて維持パルスの立ち上がり時に放電セルを1回だけ放電させ、次の維持パルスが印加されるまで放電を停止させている。この1回の放電では、放電電流が電源から供給され、放電に必要な電流が十分に供給されるが、放電電流に対して紫外線が飽和し、さらに紫外線に対しても可視光強度が飽和するため、放電電流が大きくなつても輝度はほとんど増加しない。

【0019】このように、従来のプラズマディスプレイ装置では、電源から放電電流を供給して1回だけ放電することにより発光させているため、投入電力に対する発光効率が低くなり、消費電力が大きくなる。また、一般に、プラズマディスプレイ装置の消費電力は、他の表示装置に比べて高く、この消費電力を低減することが望まれている。

【0020】また、輝度の飽和が発生しないような低い電流レベルで放電セルを駆動すると、放電自体が不安定となり、繰り返し安定に放電を行うことができない。また、PDPでは、種々の画像を表示するため、同時に点灯される放電セルの数が変化し、必要な放電電流も変化する。このため、低い電流レベルで放電セルを駆動すると、放電がより不安定となる。

【0021】本発明の目的は、点灯率が変化しても安定に放電を繰り返し行うことができるとともに、投入電力に対する発光効率を向上させて消費電力を低減することができる表示装置およびその駆動方法を提供することである。

## 【0022】

## 【課題を解決するための手段】(1) 第1の発明

第1の発明に係る表示装置は、複数の放電セルを選択的

に放電させて画像を表示する表示装置であって、複数の放電セルを含む表示パネルと、表示パネル内の選択された放電セルに駆動パルスを印加して第1の放電を発生させた後に第2の放電を発生させる駆動手段と、複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出する検出手段と、検出手段により検出された点灯率に応じて駆動パルスを変化させるように駆動手段を制御する制御手段とを備えるものである。

【0023】本発明に係る表示装置においては、複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出し、検出された点灯率に応じて変化させた駆動パルスを表示パネル内の選択された放電セルに印加して第1の放電を発生させた後に第2の放電を発生させている。したがって、点灯率に応じた最適な駆動パルスを印加することができるので、第1および第2の放電を発生させて発光効率を向上させることができるとともに、第1および第2の放電を繰り返し安定に発生させることができる。この結果、点灯率が変化しても安定に放電を繰り返し行うことができるとともに、投入電力に対する発光効率を向上させて消費電力を低減することができる。

## 【0024】(2) 第2の発明

第2の発明に係る表示装置は、第1の発明に係る表示装置の構成において、1フィールドを複数のサブフィールドに分割してサブフィールドごとに選択された放電セルを放電させて階調表示を行うために、1フィールドの画像データを各サブフィールドの画像データに変換する変換手段をさらに備え、検出手段は、サブフィールドごとの点灯率を検出するサブフィールド点灯率検出手段を含み、制御手段は、サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率に応じて駆動パルスを変化させるように駆動手段を制御するものである。

【0025】この場合、サブフィールドごとに検出した点灯率に応じて駆動パルスを変化させることができるので、階調表示を行う場合でも、点灯率に応じた最適な状態で第1および第2の放電を行うことができる。

## 【0026】(3) 第3の発明

第3の発明に係る表示装置は、第1または第2の発明に係る表示装置の構成において、駆動手段は、駆動パルスの電圧を増加させて第1の放電を発生させる第1の駆動手段と、駆動パルスの電圧を再び増加させることにより第1の放電を発生させた後に第2の放電を発生させる第2の駆動手段とを含み、制御手段は、検出手段により検出された点灯率に応じて駆動パルスを変化させるように第2の駆動手段を制御するものである。

【0027】この場合、第1の放電を発生させた後に第2の放電を発生させているので、第1の放電により放電空間が放電し易い状態で第2の放電を行うことができ、第2の放電時の投入電力も削減することができる。また、駆動パルスの電圧を再び増加させることにより第2

(6) 002-132213 (P2002-132213A)

の放電に必要な放電電流を十分に供給することができるるので、次の放電のため壁電荷を確実に形成することができ、以降の第1および第2の放電を繰り返し安定に発生させることができる。

#### 【0028】(4) 第4の発明

第4の発明に係る表示装置は、第3の発明に係る表示装置の構成において、第2の駆動手段は、第1の放電により駆動パルスの電圧が減少して第1の放電が少なくとも弱められた後に、駆動パルスの電圧を再び増加させることにより第1の放電に続けて第2の放電を発生させるものである。

【0029】この場合、第1の放電により駆動パルスの電圧が減少して第1の放電が少なくとも弱められた後に、駆動パルスの電圧を再び増加させることにより第1の放電に続けて第2の放電を発生させている。したがって、第1の放電では放電に必要な最低限の電力だけが投入されるので、第1の放電が弱まり始めた瞬間から電流制限により紫外線の飽和が緩和され、発光効率を向上することができる。

#### 【0030】(5) 第5の発明

第5の発明に係る表示装置は、第3または第4の発明に係る表示装置の構成において、制御手段は、検出手段により検出された点灯率に応じて第2の駆動手段が駆動パルスの電圧を再び増加させるタイミングを変化させるものである。

【0031】この場合、点灯率に応じて駆動パルスの電圧を再び増加させるタイミングを制御しているので、点灯率に応じた最適な状態で第1および第2の放電を発生させることができる。

#### 【0032】(6) 第6の発明

第6の発明に係る表示装置は、第3～第5のいずれかの発明に係る表示装置の構成において、検出手段により検出された点灯率が大きいほど第2の駆動手段が駆動パルスの電圧を再び増加させるタイミングを遅くするものである。

【0033】この場合、点灯率が大きいほど駆動パルスの電圧を再び増加させるタイミングを遅くしているので、点灯率が大きい部分では、第1の放電と第2の放電を十分に分離して第1の放電による発光効率の向上効果を十分に得ることができる。また、点灯率に応じて駆動パルスの電圧を再び増加させるタイミングを次第に変化させる場合は、視覚的な違和感を与えることなく、発光状態を変化させることができる。

#### 【0034】(7) 第7の発明

第7の発明に係る表示装置は、第3～第6のいずれかの発明に係る表示装置の構成において、制御手段は、検出手段により検出された点灯率が所定値以上になった場合、第1の放電に続いて第2の放電が発生するように第2の駆動手段を制御するものである。

【0035】この場合、点灯率が所定値以上になった場

合、第1の放電に続いて第2の放電が発生するように第2の駆動手段を制御しているので、点灯率が所定値より低い場合には従来と同様に放電を行い、点灯率が所定値以上の場合に第1および第2の放電を行うことができ、点灯率に応じた最適な状態で発光させることができる。

#### 【0036】(8) 第8の発明

第8の発明に係る表示装置は、第3～第7のいずれかの発明に係る表示装置の構成において、制御手段は、検出手段により検出された点灯率の増加に応じて駆動パルスの電圧を再び増加させるタイミングを遅くし、さらに点灯率が増加して所定値以上になった場合に駆動パルスの電圧を再び増加させるタイミングを早くするように第2の駆動手段を制御するものである。

【0037】この場合、駆動パルスの電圧を再び増加させるタイミングを消費電力をより低減できるタイミングに設定することができるので、消費電力をより低下させることができる。

#### 【0038】(9) 第9の発明

第9の発明に係る表示装置は、第3～第8のいずれかの発明に係る表示装置の構成において、制御手段は、検出手段により検出された点灯率が所定値以上になった場合、第2の駆動手段が駆動パルスの電圧を再び増加させるタイミングを切り換えるとともに、駆動パルスの電圧を再び増加させるタイミングの切り換え前後で輝度が略等しくなるように表示パネル内の選択された放電セルに印加される駆動パルスのパルス数を変化させるように駆動手段を制御するものである。

【0039】この場合、駆動パルスの電圧を再び増加させるタイミングの切り換え前後で輝度が略等しくなるように表示パネル内の選択された放電セルに印加される駆動パルスのパルス数を変化させていているので、駆動パルスの電圧を再び増加させるタイミングの切り換えによる輝度の不連続性を補正することができ、視覚的な違和感を与えることなく、駆動パルスの電圧を増加させるタイミングを切り換えることができる。

#### 【0040】(10) 第10の発明

第10の発明に係る表示装置は、第1～第9のいずれかの発明に係る表示装置の構成において、制御手段は、検出手段により検出された点灯率が大きいほど駆動パルスの周期を長くするように駆動手段を制御するものである。

【0041】この場合、駆動パルスの電圧をより低くても、第1および第2の放電を安定に行うことができるので、消費電力をより低減することができる。

#### 【0042】(11) 第11の発明

第11の発明に係る表示装置は、第1～第10のいずれかの発明に係る表示装置の構成において、制御手段は、検出手段により検出された点灯率が所定値以上になった場合、駆動パルスの周期を切り換えるとともに、駆動パルスの周期の切り換え前後で輝度が略等しくなるように

(7) 002-132213 (P2002-132213A)

表示パネル内の選択された放電セルに印加される駆動パルスのパルス数を変化させるように駆動手段を制御するものである。

【0043】この場合、駆動パルスの周期の切り換え前後で輝度が略等しくなるように表示パネル内の選択された放電セルに印加される駆動パルスのパルス数を変化させているので、駆動パルスの周期の切り換えによる輝度の不連続性を補正することができ、視覚的な違和感をえることなく、駆動パルスの周期を切り換えることができる。

【0044】(12) 第12の発明

第12の発明に係る表示装置は、第2の発明に係る表示装置の構成において、駆動手段は、同一サブフィールド内において、1パルスの印加により1回の放電を発生させる第1の駆動パルスと、第1の放電を発生させた後に第2の放電を発生させる第2の駆動パルスとの少なくとも一方を印加し、制御手段は、サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率に応じて第1の駆動パルスの印加回数と第2の駆動パルスの印加回数との割合を変化させるように駆動手段を制御するものである。

【0045】この場合、同一サブフィールド内においてサブフィールドごとの点灯率に応じて1回の放電を発生させる第1の駆動パルスの印加回数と第1の放電を発生させた後に第2の放電を発生させる第2の駆動パルスの印加回数との割合を変化させているので、1回の放電から第1および第2の放電に切り換わる際に同一サブフィールド内のすべての駆動パルスが同時に切り換わることがなくなり、放電回数の異なる2種類の駆動パルスの割合を徐々に変化させて輝度を連続的に変化させることができ、フリッカーの発生を防止することができる。

【0046】(13) 第13の発明

第13の発明に係る表示装置は、第2の発明に係る表示装置の構成において、駆動手段は、同一サブフィールド内において、第1の時間間隔で第1および第2の放電を発生させる第1の駆動パルスと、第1の時間間隔より長い第2の時間間隔で第1および第2の放電を発生させる第2の駆動パルスとの少なくとも一方を印加し、制御手段は、サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率に応じて第1の駆動パルスの印加回数と第2の駆動パルスの印加回数との割合を変化させないように駆動手段を制御するものである。

【0047】この場合、同一サブフィールド内においてサブフィールドごとの点灯率に応じて第1の時間間隔で第1および第2の放電を発生させる第1の駆動パルスの印加回数と第2の時間間隔で第1および第2の放電を発生させる第2の駆動パルスの印加回数との割合を変化させているので、短い時間間隔の第1および第2の放電から長い時間間隔の第1および第2の放電に切り換わる際に同一サブフィールド内のすべての駆動パルスが同時に

切り換わることがなくなり、放電間隔の異なる2種類の駆動パルスの割合を徐々に変化させて輝度を連続的に変化させることができ、フリッカーの発生を防止することができる。

【0048】(14) 第14の発明

第14の発明に係る表示装置は、第12または第13の発明に係る表示装置の構成において、第2の駆動パルスの周期は、第1の駆動パルスの周期より長いものである。

【0049】この場合、同一サブフィールド内においてサブフィールドごとの点灯率に応じて短い周期の第1の駆動パルスの印加回数と長い周期の第2の駆動パルスの印加回数との割合を変化させているので、短い周期の第1の駆動パルスから長い周期の第2の駆動パルスに切り換わる際に同一サブフィールド内のすべての駆動パルスが同時に切り換わることがなくなり、周期の異なる2種類の駆動パルスの割合を徐々に変化させて輝度を連続的に変化させることができ、フリッckerの発生を防止することができる。また、第2の駆動パルスの電圧をより低くしても、第1および第2の放電を安定に行うことができるので、消費電力をより低減することができる。

【0050】(15) 第15の発明

第15の発明に係る表示装置は、第12～第14のいずれかの発明に係る表示装置の構成において、制御手段は、サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率が大きいほど第1の駆動パルスの印加回数に対する第2の駆動パルスの印加回数の割合が大きくなるように駆動手段を制御するものである。

【0051】この場合、サブフィールドごとの点灯率が増加して第1の駆動パルスから第2の駆動パルスへ切り換える際、同一サブフィールド内においてサブフィールドごとの点灯率の増加に応じて第2の駆動パルスの印加回数の割合を大きくしているので、第1の駆動パルスから第2の駆動パルスへ切り換える際に第2の駆動パルスの割合を徐々に増加させて輝度を連続的に変化させることができる。

【0052】(16) 第16の発明

第16の発明に係る表示装置は、第13の発明に係る表示装置の構成において、制御手段は、サブフィールド点灯率検出手段により検出されたサブフィールドごとの点灯率の増加に応じて第1の駆動パルスの印加回数に対する第2の駆動パルスの印加回数の割合を大きくし、さらに点灯率が増加して所定値以上になった場合に点灯率の増加に応じて第1の駆動パルスの印加回数に対する第2の駆動パルスの印加回数の割合を小さくするように駆動手段を制御するものである。

【0053】この場合、第1の駆動パルスの印加回数に対する第2の駆動パルスの印加回数の割合を消費電力をより低減できる割合に設定することができるので、消費電力をより低下させることができる。

(8) 002-132213 (P2002-132213A)

## 【0054】(17) 第17の発明

第17の発明に係る表示装置は、第3～第9のいずれかの発明に係る表示装置の構成において、第1の駆動手段は、駆動パルスの電流供給源として表示パネル外に設けられた第1の容量性素子を含むものである。

【0055】この場合、電源に比べ電流供給能力の低い容量性素子により第1の放電に必要な電流を供給しているので、必要以上に電流を供給することなく、不要な電力を投入することがない。また、第1の容量性素子が表示パネル外に表示パネルと別個に設けられているので、表示パネルの放電セルの容量に対して十分大きな容量とすることができます、第1の放電に必要な放電電流を確保することができるとともに、容量性素子の構成等を容易に変更することができ、種々の駆動方法の中から最適な駆動方法を容易に実現することができる。

## 【0056】(18) 第18の発明

第18の発明に係る表示装置は、第17の発明に係る表示装置の構成において、第1の容量性素子は、放電セルに蓄積された電荷を回収するものである。

【0057】この場合、第1の容量性素子により放電セルに蓄積された電荷を回収しているので、放電セルの電荷を効率よく使用することができ、消費電力を少なくすることができる。

## 【0058】(19) 第19の発明

第19の発明に係る表示装置は、第3～第9のいずれかの発明に係る表示装置の構成において、複数の放電セルは、容量性負荷を含み、第1の駆動手段は、一端が容量性負荷に接続される少なくとも一つのインダクタンス素子を有するインダクタンス手段と、容量性負荷とインダクタンス素子とのLC共振により駆動パルスを出力する共振駆動手段とを含むものである。

【0059】この場合、容量性負荷とインダクタンス素子とのLC共振により駆動パルスを出力しているので、少ない消費電力で駆動パルスを発生させることができ、また、LC共振回路の電流制限効果により第1の放電の発光効率を向上させることができる。

## 【0060】(20) 第20の発明

第20の発明に係る表示装置は、第19の発明に係る表示装置の構成において、インダクタンス手段は、インダクタンス値を変化させることができる可変インダクタンス手段を含み、検出手段により検出された点灯率に応じて可変インダクタンス手段のインダクタンス値を変化させるインダクタンス制御手段をさらに備えるものである。

【0061】この場合、点灯率に応じて可変インダクタンス手段のインダクタンス値を制御しているので、点灯率に応じた最適なLC共振により放電に必要な電流を供給することができ、消費電力を低減することができる。

## 【0062】(21) 第21の発明

第21の発明に係る表示装置は、第3～第9のいずれか

の発明に係る表示装置の構成において、駆動手段は、第2の放電により駆動パルスの電圧が減少して第2の放電が少なくとも弱められた後に、駆動パルスの電圧を再び増加させることにより第2の放電に続けて第3の放電を発生させる第3の駆動手段をさらに含み、制御手段は、検出手段により検出された点灯率に応じて駆動パルスを変化させるように第3の駆動手段を制御するものである。

【0063】この場合、第2の放電により駆動パルスの電圧が減少して第2の放電が少なくとも弱められた後に、駆動パルスの電圧を増加させることにより第2の放電に続けて第3の放電を発生させているので、第1～第3の放電を必要最低限の投入電力で行うことができるとともに、連続して第1～第3の放電を発生させることにより放電時の輝度を高めることができ、投入電力に対する発光効率をさらに向上させることができる。

## 【0064】(22) 第22の発明

第22の発明に係る表示装置は、第21の発明に係る表示装置の構成において、第3の駆動手段は、放電により駆動パルスの電圧が減少して放電が少なくとも弱められた後に駆動パルスの電圧を再び増加させる動作を繰り返して第2の放電に続けて複数回の放電を連続して発生させ、制御手段は、検出手段により検出された点灯率に応じて駆動パルスを変化させるように第3の駆動手段を制御するものである。

【0065】この場合、第2の放電に続けて複数回の放電を発生させているので、複数回の放電を必要最低限の投入電力で行うことができるとともに、連続して複数回放電させることにより放電時の輝度を高めることができ、投入電力に対する発光効率をさらに向上させることができる。

## 【0066】(23) 第23の発明

第23の発明に係る表示装置は、第17または第18の発明に係る表示装置の構成において、第2の駆動手段は、駆動パルスの電流供給源として表示パネル外に設けられた第2の容量性素子と、第2の容量性素子を所定の電圧に充電するための電圧源とを含むものである。

【0067】この場合、所定の電圧に充電された第2の容量性素子、すなわち電源に比べ電流供給能力の低い容量性素子により第2の放電に必要な電流を供給しているため、必要以上に電流を供給することができなく、不要な電力を投入することができない。また、第2の容量性素子が表示パネル外に別個に設けられているので、表示パネルの放電セルの容量に対して十分大きな容量とすることができます、第2の放電に必要な放電電流を確保することができるとともに、容量性素子の構成等を容易に変更することができ、種々の駆動方法の中から最適な駆動方法を容易に実現することができる。

## 【0068】(24) 第24の発明

第24の発明に係る表示装置は、第23の発明に係る表

(9) 002-132213 (P2002-132213A)

示装置の構成において、電圧源は、出力電圧を変化させることができる可変電圧源を含み、検出手段により検出された点灯率が大きいほど第2の容量性素子の充電電圧が小さくなるように可変電圧源の出力電圧を制御する電圧制御手段とをさらに備えるものである。

【0069】この場合、点灯率が大きいほど第2の容量性素子の充電電圧を小さくすることができるので、点灯率が大きくなり、第1の放電により駆動パルスの電圧が大きく減少しても、第2の放電時の駆動パルスのピーク電圧を一定に保つことができる。したがって、点灯率に応じて必要な電荷を放電セルに供給することができ、第2の放電を安定に行うことができる。

#### 【0070】(25) 第25の発明

第25の発明に係る表示装置は、第23の発明に係る表示装置の構成において、電圧源は、出力電圧を変化させることができる可変電圧源を含み、第1の放電により変化した駆動パルスの電位を検出する電位検出手段と、電位検出手段により検出された電位の変化量が大きいほど第2の容量性素子の充電電圧が小さくなるように可変電圧源の出力電圧を制御する電圧制御手段とをさらに備えるものである。

【0071】この場合、第1の放電により減少した駆動パルスの電位の変化量が大きいほど第2の容量性素子の充電電圧を小さくすることができるので、点灯率が大きくなり、第1の放電により駆動パルスの電圧が大きく減少しても、第2の放電時の駆動パルスのピーク電圧を一定に保つことができ、点灯率に応じて必要な電荷を放電セルに供給することができる。また、駆動パルスの電位の変化量を直接検出しているので、第2の放電時の駆動パルスのピーク電圧をより高精度に調整することができ、第2の放電をより安定に行うことができる。

#### 【0072】(26) 第26の発明

第26の発明に係る表示装置の駆動方法は、複数の放電セルを選択的に放電させて画像を表示する表示装置の駆動方法であって、複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出するステップと、検出ステップにより検出された点灯率に応じて駆動パルスを変化させて選択された放電セルに印加し、第1の放電を発生させた後に第2の放電を発生させるステップとを含むものである。

【0073】本発明に係る表示装置の駆動方法においては、複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出し、検出された点灯率に応じて変化させた駆動パルスを表示パネル内の選択された放電セルに印加して第1の放電を発生させた後に第2の放電を発生させている。したがって、点灯率に応じた最適な駆動パルスを印加することができるので、第1および第2の放電を発生させて発光効率を向上させることができるとともに、第1および第2の放電を繰り返し安定に発生させることができる。この結果、点灯率が変化しても安定に放

電を繰り返し行うことができるとともに、投入電力に対する発光効率を向上させて消費電力を低減することができる。

#### 【0074】(27) 第27の発明

第27の発明に係る表示装置の駆動方法は、第26の発明に係る表示装置の駆動方法の構成において、第1および第2の放電を発生させるステップは、選択された放電セルに印加する駆動パルスの電圧を増加させて第1の放電を発生させるステップと、駆動パルスの電圧を再び増加させることにより第1の放電を発生させた後に第2の放電を発生させるとともに、検出ステップにより検出された点灯率に応じて駆動パルスを変化させるステップとを含むものである。

【0075】この場合、第1の放電を発生させた後に第2の放電を発生させているので、第1の放電により放電空間が放電し易い状態で第2の放電を行うことができ、第2の放電時の投入電力も削減することができる。また、駆動パルスの電圧を再び増加させることにより第2の放電に必要な放電電流を十分に供給することができるので、次の放電のため壁電荷を確実に形成することができ、以降の第1および第2の放電を繰り返し安定に発生させることができる。

#### 【0076】(28) 第28の発明

第28の発明に係る表示装置の駆動方法は、第27の発明に係る表示装置の駆動方法の構成において、第2の放電を発生させるステップは、第1の放電により駆動パルスの電圧が減少して第1の放電が少なくとも弱められた後に、駆動パルスの電圧を再び増加させることにより第1の放電に続けて第2の放電を発生させるとともに、検出ステップにより検出された点灯率に応じて駆動パルスの電圧を再び増加させるタイミングを変化させるステップを含むものである。

【0077】この場合、第1の放電により駆動パルスの電圧が減少して第1の放電が少なくとも弱められた後に、駆動パルスの電圧を再び増加させることにより第1の放電に続けて第2の放電を発生させている。したがって、第1の放電では放電に必要な最低限の電力だけが投入されるので、第1の放電が弱まり始めた瞬間から電流制限により紫外線の飽和が緩和され、発光効率を向上することができる。このとき、点灯率に応じて駆動パルスの電圧を再び増加させるタイミングを制御しているので、点灯率に応じた最適な状態で第1および第2の放電を発生させることができる。

#### 【0078】

【発明の実施の形態】以下、本発明に係る表示装置の一例としてA C型プラズマディスプレイ装置について説明する。図1は、本発明の第1の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0079】図1のプラズマディスプレイ装置は、A/Dコンバータ（アナログ・デジタル変換器）1、映像信

(10) 02-132213 (P2002-132213A)

号一サブフィールド対応付け器2、サブフィールド処理器3、データドライバ4、スキャンドライバ5、サステインドライバ6、PDP(プラズマディスプレイパネル)7およびサブフィールド点灯率測定器8を備える。

【0080】A/Dコンバータ1には、映像信号VDが入力される。A/Dコンバータ1は、アナログの映像信号VDをデジタルの画像データに変換し、映像信号一サブフィールド対応付け器2へ出力する。映像信号一サブフィールド対応付け器2は、1フィールドを複数のサブフィールドに分割して表示するため、1フィールドの画像データから各サブフィールドの画像データSPを作成し、サブフィールド処理器3およびサブフィールド点灯率測定器8へ出力する。

【0081】サブフィールド点灯率測定器8は、サブフィールドごとの画像データSPから、PDP7上で同時に駆動される放電セル14の点灯率を検出し、その結果をサブフィールド点灯率信号SLとしてサブフィールド処理器3へ出力する。

【0082】ここで、点灯率とは、独立に点灯／非点灯の状態に制御することができる放電空間の最小単位を放電セルと呼ぶとすると、

(点灯率) = (同時に点灯させる放電セルの数) / (PDPの全放電セル数)

をいうものとする。

【0083】具体的には、サブフィールド点灯率測定器8は、映像信号一サブフィールド対応付け器2によって生成されるサブフィールドごとの放電セルの点灯／非点灯を表す1ビット情報に分解された映像信号情報を用いてすべてのサブフィールドの点灯率を別々に計算し、その結果をサブフィールド点灯率信号SLとしてサブフィールド処理器3へ出力する。

【0084】例えば、サブフィールド点灯率測定器8は、内部にカウンタを備え、点灯／非点灯を表す1ビット情報に分解された映像信号情報が点灯を表す場合にカウンタの値を1ずつ増加させることにより点灯している放電セルの総数をサブフィールドごとに求め、これをPDP7のすべての放電セル数で除算して点灯率を求める。

【0085】サブフィールド処理器3は、サブフィールドごとの画像データSPおよびサブフィールド点灯率信号SL等からデータドライバ駆動制御信号DS、スキャンドライバ駆動制御信号CSおよびサステンドライバ駆動制御信号USを作成し、それぞれデータドライバ4、スキャンドライバ5およびサステンドライバ6へ出力する。

【0086】PDP7は、複数のアドレス電極(データ電極)11、複数のスキャン電極(走査電極)12および複数のサステイン電極(維持電極)13を含む。複数のアドレス電極11は、画面の垂直方向に配列され、複数のスキャン電極12および複数のサステイン電極13

は、画面の水平方向に配列されている。また、複数のサステイン電極13は、共通に接続されている。アドレス電極11、スキャン電極12およびサステイン電極13の各交点には、放電セル14が形成され、各放電セル14が画面上の画素を構成する。

【0087】データドライバ4は、PDP7の複数のアドレス電極11に接続されている。スキャンドライバ5は、各スキャン電極12ごとに設けられた駆動回路を内部に備え、各駆動回路がPDP7の対応するスキャン電極12に接続されている。サステンドライバ6は、PDP7の複数のサステイン電極13に接続されている。

【0088】データドライバ4は、データドライバ駆動制御信号DSに従い、書き込み期間において、画像データSPに応じてPDP7の該当するアドレス電極11に書き込みパルスを印加する。スキャンドライバ5は、スキャンドライバ駆動制御信号CSに従い、書き込み期間において、シフトパルスを垂直走査方向にシフトしつつPDP7の複数のスキャン電極12に書き込みパルスを順に印加する。これにより、該当する放電セル14においてアドレス放電が行われる。

【0089】また、スキャンドライバ5は、スキャンドライバ駆動制御信号CSに従い、維持期間において、周期的な維持パルスをPDP7の複数のスキャン電極12に印加する。一方、サステンドライバ6は、サステンドライバ駆動制御信号USに従い、維持期間において、PDP7の複数のサステイン電極13に、スキャン電極12の維持パルスに対して180°位相のずれた維持パルスを同時に印加する。これにより、該当する放電セル14において維持放電が行われる。

【0090】また、上記の維持期間において、スキャンドライバ5およびサステンドライバ6は、後述するように、スキャンドライバ駆動制御信号CSおよびサステンドライバ駆動制御信号USに従い、サブフィールド点灯率信号SLに応じて維持パルスの波形を変化させる。

【0091】図1に示すプラズマディスプレイ装置では、階調表示駆動方式として、ADS(Address Display-Period Separation:アドレス・表示期間分離)方式が用いられている。図2は、図1に示すプラズマディスプレイ装置に適用されるADS方式を説明するための図である。なお、図2では、駆動パルスの立ち下がり時に放電を行う負極性のパルスの例を示しているが、立ち上がり時に放電を行う正極性のパルスの場合でも基本的な動作は以下と同様である。

【0092】ADS方式では、1フィールド(1/60秒=16.67ms)を複数のサブフィールドに時間的に分割する。例えば、8ビットで256階調表示を行う場合には、1フィールドを8つのサブフィールドSF1～SF8に分割する。また、各サブフィールドSF1～SF8は、セットアップ期間P1、書き込み期間P2、

(専1) 02-132213 (P2002-132213A)

維持期間P3に分離され、セットアップ期間P1において各サブフィールドのセットアップ処理が行われ、書き込み期間P2において点灯される放電セル14を選択するためのアドレス放電が行われ、維持期間P3において表示のための維持放電が行われる。

【0093】セットアップ期間P1において、サステイン電極13に单一パルスが加えられ、スキャン電極12(図2ではスキャン電極の本数としてn本が表示されているが、実際には、例えば480本のスキャン電極が用いられる)にもそれぞれ单一パルスが加えられる。これにより予備放電が行われる。

【0094】書き込み期間P2においては、スキャン電極12が順次走査され、アドレス電極11からパルスを受けた放電セル14だけに所定の書き込み処理が行われる。これによりアドレス放電が行われる。

【0095】維持期間P3においては、各サブフィールドSF1～SF8に重み付けされた値に応じた維持パルスがサステイン電極13およびスキャン電極12へ出力される。例えば、サブフィールドSF1では、サステイン電極13に維持パルスが1回印加され、スキャン電極12に維持パルスが1回印加され、書き込み期間P2において選択された放電セル14が2回維持放電を行う。また、サブフィールドSF2では、サステイン電極13に維持パルスが2回印加され、スキャン電極12に維持パルスが2回印加され、書き込み期間P2において選択された放電セル14が4回維持放電を行う。

【0096】上記のように、各サブフィールドSF1～SF8では、サステイン電極13およびスキャン電極12に1回、2回、4回、8回、16回、32回、64回、128回維持パルスが印加され、パルス数に応じた明るさ(輝度)で放電セル14が発光する。すなわち、維持期間P3は、書き込み期間P2で選択された放電セル14が明るさの重み付け量に応じた回数で放電する期間である。

【0097】このように、サブフィールドSF1～SF8では、それぞれ、1、2、4、8、16、32、64、128の明るさの重み付けがなされ、これらのサブフィールドSF1～SF8を組み合わせることにより、明るさのレベルを0～255までの256段階で調整することができる。なお、サブフィールドの分割数および重み付け値等は、上記の例に特に限定されず、種々の変更が可能であり、例えば、動画疑似輪郭を低減するために、サブフィールドSF8を二つに分割して二つのサブフィールドの重み付け値を64に設定してもよい。

【0098】次に、図1に示すサステインドライバ6について詳細に説明する。図3は、図1に示すサステインドライバ6の構成を示す回路図である。なお、スキャンドライバ5は、サステインドライバ6と同様に構成され、同様に動作するので、スキャンドライバ5に関する詳細な説明を省略し、サステインドライバ6についての

み、以下詳細に説明する。また、以下の説明では、駆動パルスの立ち上がり時に放電を行う正極性のパルスの例を示しているが、立ち下がり時に放電を行う負極性のパルスを用いてもよい。

【0099】図3に示すサステインドライバ6は、FET(電界効果型トランジスタ、以下トランジスタと称す)Q1～Q4、回収コンデンサC1、回収コイルL、ダイオードD1、D2および電流制限素子ILを含む。

【0100】トランジスタQ1は、一端が電源端子V1に接続され、他端がノードN1に接続される。電源端子V1には、電圧Vsusが印加される。電流制限素子ILは、例えば、所定の抵抗値を有する抵抗から構成され、その一端には制御信号S1が入力され、他端はトランジスタQ1のゲートと接続される。トランジスタQ2は、一端がノードN1に接続され、他端が接地端子に接続され、ゲートには制御信号S2が入力される。

【0101】ノードN1は、例えば480本のサステイン電極13に接続されているが、図3では、複数のサステイン電極13と接地端子との間の全容量に相当するパネル容量Cpが示されている。なお、この点に関しては、以下の他の実施の形態によるサステインドライバについても同様である。

【0102】回収コンデンサC1は、ノードN3と接地端子との間に接続される。トランジスタQ3およびダイオードD1は、ノードN3とノードN2との間に直列に接続される。ダイオードD2およびトランジスタQ4は、ノードN2とノードN3との間に直列に接続される。トランジスタQ3のゲートには、制御信号S3が入力され、トランジスタQ4のゲートには制御信号S4が入力される。回収コイルLは、ノードN2とノードN1との間に接続される。

【0103】本実施の形態では、PDP7が表示パネルに相当し、スキャンドライバ5およびサステインドライバ6が駆動手段、第1の駆動手段および第2の駆動手段に相当し、サブフィールド点灯率測定器8が検出手段およびサブフィールド点灯率検出手段に相当し、サブフィールド処理器3が制御手段に相当し、映像信号—サブフィールド対応付け器2が変換手段に相当する。また、回収コイルL、回収コンデンサC1、トランジスタQ3およびダイオードD1が第1の駆動手段に相当し、トランジスタQ1、電流制限素子ILおよび電源端子V1が第2の駆動手段に相当する。また、回収コンデンサC1が第1の容量性素子に相当し、回収コイルLがインダクタンス手段およびインダクタンス素子に相当し、回収コンデンサC1、トランジスタQ3およびダイオードD1が共振駆動手段に相当する。

【0104】図4は、維持放電時に連続して第1および第2の放電を発生させる場合の図3に示すサステインドライバ6の維持期間の動作の一例を示すタイミング図である。図4には、図3のノードN1の電圧、PDP7の

(2) 02-132213 (P2002-132213A)

放電強度LR、およびトランジスタQ1～Q4に入力される制御信号S1～S4が示される。なお、制御信号S1～S4は、サステインドライバ駆動制御信号USとしてサブフィールド処理器3から出力される信号である。【0105】また、放電強度は、以下の方法により測定している。キセノンを含む混合ガスを用いたPDPの場合、その発光は、共鳴準位のキセノンから放電時に発生する真空紫外線（波長147nm）を利用していている。この真空紫外線は、PDPの前面ガラス越しに空気中で観察することはできない。一方、共鳴準位のさらに上のエネルギー準位から共鳴準位への遷移の際に近赤外線（波長828nm）が放出され、この近赤外線が放電強度にはほぼ比例すると考えられるため、本明細書では、近赤外域に分光感度特性を有するアバランシェ・フォトダイオード等を用いて、一つの放電セルについて近赤外線の強度を測定し、これを放電強度としている。

【0106】したがって、以下に説明する連続した第1および第2の放電とは、一つの放電セルごとに第1の放電に続いて第2の放電が行われ、PDPの点灯すべきすべての放電セルが必ず2回放電することを意味し、放電セルのばらつきにより早く放電する放電セルと遅く放電する放電セルが異なるタイミングで各々1回だけ放電を行うような場合は含まない。

【0107】まず、期間TAにおいて、制御信号S2がローレベルになりトランジスタQ2がオフし、制御信号S3がハイレベルになりトランジスタQ3がオンする。このとき、制御信号S1はローレベルにありトランジスタQ1はオフし、制御信号S4はローレベルにありトランジスタQ4はオフしている。したがって、回収コンデンサC1がトランジスタQ3およびダイオードD1を介して回収コイルLに接続され、回収コイルLおよびパネル容量CpによるLC共振により、ノードN1の電圧が接地電位Vgから滑らかに上昇する。このとき、回収コンデンサC1の電荷がトランジスタQ3、ダイオードD1および回収コイルLを介してパネル容量Cpへ放出される。

【0108】ノードN1の電圧が上昇し、維持期間における放電開始電圧を越え、放電セル14が第1の放電を開始すると、放電強度LRが上昇し始める。その後、第1の放電がある程度大きくなり、必要とされる放電電流が回収コンデンサC1と回収コイルLで構成される回路の電流供給能力を越えると、ノードN1の電圧が極大値Vpuから極小値Vpbへ降下し、第1の放電が弱まり、これに応じて放電強度LRも低下する。第1の放電が弱まり始めた瞬間から電流制限により紫外線放出量の飽和が緩和され始め、その後放電電流に対する紫外線の飽和が少なくなり、発光効率が向上する。

【0109】次に、期間TBにおいて、制御信号S1がハイレベルになりトランジスタQ1がオンし、制御信号S3がローレベルになりトランジスタQ3がオフする。

このとき、制御信号S1の電流は、電流制限素子ILにより制限され、トランジスタQ1のチャネルを形成するための電荷がトランジスタQ1のゲートを介して緩やかに充電される。したがって、トランジスタQ1のチャネルの開放速度が遅くなり、期間TAにおける立ち上がり速度すなわち接地電位Vgから極大値Vpuに達するまでの立ち上がり速度（電圧/時間）より遅い立ち上がり速度でノードN1の電圧が緩やかにVsusまで上昇する。したがって、維持パルスPsuに急峻に変化するエッジ部が形成されず、不要な電磁波の輻射が抑制される。

【0110】ノードN1の電圧が極小値Vpbから上昇し、再び放電開始電圧を越えると、放電セル14が第1の放電に続いて第2の放電が開始され、放電強度LRも再び上昇し始める。このとき、第1の放電に続いて第2の放電を発生させているため、第2の放電時には、第1の放電により放電空間に残留する荷電粒子および励起原子等のプライミング効果により放電し易い状態となり、第2の放電を安定に行うことができる。

【0111】また、第2の放電時には、電源端子V1から放電電流が制限されることなく、十分に供給されるため、第2の放電が十分な強度すなわち第1の放電のピーク値より大きなピーク値を有し、次の第1の放電に必要な壁電荷が十分に蓄えられ、維持放電を安定して繰り返すことができる。

【0112】その後、ノードN1の電圧がVsusに保持されると、従来と同様に第2の放電が停止し、これに応じて放電強度LRも低下する。

【0113】上記のように放電セル14に連続して第1および第2の放電を発生させると、以下の理由により発光効率が向上するものと考えられる。

【0114】まず、第1の放電では、回収コンデンサC1から回収コイルLを介して放電に必要な電荷が供給されており、このため供給される電流はパネル容量Cpと回収コイルLの共振回路で決まる値に制限される。さらに、放電電流の供給源が回収コンデンサC1であるため、放電が大きくなると十分な電荷を供給することができず、ノードN1の電圧の降下とともに第1の放電が弱まりまたは停止する。すなわち、第1の放電では、インダクタンス素子等を介すことなく接続され十分な電荷を供給することができる電源からの電流供給による放電の場合と異なり、放電に必要な最低限の電荷しか供給されないため、第1の放電が弱まり始めた瞬間から電流制限により紫外線放出量の飽和が緩和され始め、その後放電電流に対する紫外線の飽和が少なくなり、発光効率が向上する。したがって、放電セル14の蛍光体発光に寄与しない余分な放電電流が流れないため、投入電力に対する発光効率を向上することができる。

【0115】また、第2の放電では、第1の放電により壁電圧が減少し、放電空間にかかる実効的な電圧がかな

(単3) 02-132213 (P2002-132213A)

り低い状態すなわち過剰に電圧を印加しない状態で放電が行われ、第2の放電でも発光効率がある程度向上される。

【0116】このように、第1および第2の放電を連続して行うことにより発光効率を向上することができるので、投入電力に対する発光効率を向上させて消費電力を低減することができる。また、投入電力を低下させない場合は、この発光効率の向上により節約された電力を発光回数の増加による表示輝度の向上に当てることができる。

【0117】次に、期間TCにおいて、制御信号S1がローレベルになりトランジスタQ1がオフし、制御信号S4がハイレベルになりトランジスタQ4がオンする。したがって、回収コンデンサC1がダイオードD2およびトランジスタQ4を介して回収コイルLに接続され、回収コイルLおよびパネル容量CpによるLC共振により、ノードN1の電圧が緩やかに降下する。このとき、パネル容量Cpに蓄えられた電荷は、回収コイルL、ダイオードD2およびトランジスタQ4を介して回収コンデンサC1に蓄えられ、電荷が回収される。

【0118】次に、期間TDにおいて、制御信号S2がハイレベルになりトランジスタQ2がオンし、制御信号S4がローレベルになりトランジスタQ4がオフする。したがって、ノードN1が接地端子に接続され、ノードN1の電圧が降下し、接地電位Vgに固定される。

【0119】上記の動作を維持期間において繰り返し行うことにより、接地電位Vgから電圧Vsusに立ち上がるときに、連続して第1および第2の放電を発生させる周期的な維持パルスPsuを複数のサステイン電極13に印加することができる。なお、上記と同様にして、スキャン電極12にも、スキャンドライバにより上記の維持パルスPsuと同様の波形を有し、180°位相のずれた維持パルスが周期的に印加される。

【0120】次に、上記のように連続して第1および第2の放電を発生させた場合の第1の放電のピーク値と第2の放電のピーク値とのピーク間隔と発光効率との関係について説明する。

【0121】図5は、図1に示すプラズマディスプレイ装置の放電強度のピーク間隔と発光効率との関係を示す図であり、図6～図9は、図1に示すプラズマディスプレイ装置の放電強度のピーク間隔が100ns、300ns、550ns、600nsの場合における図3に示すサステインドライバの維持期間の動作を示すタイミング図である。

【0122】なお、図5の縦軸の発光効率は、無効電力を除いた投入電力に対する発光効率(1m/W)であり、横軸のピーク間隔は、上記の近赤外線の測定による放電強度における第1の放電のピーク値と第2の放電のピーク値とのピーク間隔(ns)である。また、図6～図9には、図3のノードN1の電圧、PDP7の放電強

度LR、およびトランジスタQ1～Q4に入力される制御信号S1～S4が示される。

【0123】また、図6～図9に示す各タイミング図では、維持パルスの維持周期を十分に長く設定した場合を示しており、制御信号S1がハイレベルに変化するタイミング(制御信号S3がローレベルに変化するタイミング)が異なる点を除き、図4に示すタイミング図と同様である。

【0124】図5に示すように、ピーク間隔が100ns以上のときに第1の放電による発光効率の向上効果が現れ、ピーク間隔が300nsのときに第1の放電による発光効率の向上効果が最大となる。その後、ピーク間隔が500nsまでは第1の放電による発光効率の向上効果がほぼ最大の状態に持続され、ピーク間隔が550nsを超えると発光効率が急激に低下する。以下、各ピーク間隔における放電状態について詳細に説明する。

【0125】まず、図6に示すように、ピーク間隔が100nsの場合、回収コイルLおよびパネル容量CpによるLC共振により、ノードN1の電圧が接地電位Vgから滑らかに上昇し、放電開始電圧を超えると第1の放電が開始され、放電強度LRが上昇し始める。その後、第1の放電がある程度大きくなり、必要とされる放電電流が回収コンデンサC1と回収コイルLで構成される回路の電流供給能力を越えると、ノードN1の電圧が極大値Vpuから極小値Vpbへ降下して第1の放電が弱められ、これに応じて放電強度LRもやや低下する。ここで、第1の放電が弱まり始めた瞬間から電流制限により紫外線放出量の飽和が緩和され始め、その後ノードN1の電圧が再び上昇するまでの期間において放電電流に対する紫外線の飽和が少なくなり、発光効率が向上する。

【0126】次に、電源端子V1から放電電流が供給され、ノードN1の電圧が再び上昇すると、第1の放電に続いて第2の放電が発生し、放電強度LRも再び上昇する。このとき、第2の放電が十分な強度すなわち第1の放電のピーク値より大きなピーク値を有しているので、次の第1の放電に必要な壁電荷が十分に蓄えられ、維持放電を安定して繰り返すことができる。

【0127】次に、図7に示すように、ピーク間隔が300nsの場合、第1の放電時の極小値Vpbがさらに低下して第1の放電は一旦完全に終了し、その後電源端子V1から放電電流が供給されると第2の放電が発生する。このように、第1の放電と第2の放電とが分離した状態で連続して行われ、第2の放電のピーク値は、第1の放電のピーク値より大きくなる。

【0128】この場合、第1の放電が弱まり始めた瞬間から第1の放電が停止するまで電流制限により紫外線放出量の飽和が緩和され、第1の放電による発光効率の向上効果を完全に享受することができる。また、第2の放電が十分な強度すなわち第1の放電のピーク値より大きなピーク値を有しているので、次の第1の放電に必要な

(24) 02-132213 (P2002-132213A)

壁電荷が十分に蓄えられ、維持放電を安定して繰り返すことができる。

【0129】次に、図8に示すように、ピーク間隔が50 nsの場合、第1の放電時の極小値Vpbは図7の場合とほぼ同じ電圧まで低下して第1の放電は一旦完全に終了した後、所定期間経過後、電源端子V1から放電電流が供給されると第2の放電が発生する。このように、第1の放電と第2の放電とがより分離した状態で連続して行われ、第2の放電のピーク値は、第1の放電のピーク値とほぼ等しくなる。

【0130】この場合、第1の放電が弱まり始めた瞬間から第1の放電が停止するまで電流制限により紫外線放出量の飽和が緩和され、第1の放電による発光効率の向上効果を完全に享受することができる。また、第2の放電が第1の放電のピーク値と等しいピーク値を有しているので、次の第1の放電に必要な壁電荷を蓄えることができ、維持放電を安定して繰り返すことができる。

【0131】次に、図9に示すように、ピーク間隔が600 nsの場合、第1の放電時の極小値Vpbは図7の場合とほぼ同じ電圧まで低下して第1の放電は一旦完全に終了した後、さらに所定期間経過後、電源端子V1から放電電流が供給されると第2の放電が発生する。このように、第1の放電と第2の放電とが分離しすぎた状態で連続して行われ、第2の放電のピーク値は、第1の放電のピーク値より小さくなる。

【0132】この場合、第1の放電と第2の放電とが分離されすぎているため、第2の放電を発生させるとには第1の放電による放電空間のプライミング効果を十分に享受することができず、第2の放電は第1の放電より小さな放電となり、放電強度LRも低下する。また、このピーク間隔で維持放電を繰り返す場合、次の第1の放電に必要な壁電荷の形成が不十分となり、維持放電を繰り返すうちに徐々に第1および第2の放電が小さくなり、やがて放電しなくなる。

【0133】上記の結果、第1の放電による発光効率の向上効果を得るためにには、ノードN1の電圧が第1の放電により低下して第1の放電が少なくとも弱まった後に、ノードN1の電圧を再び上昇させて第2の放電を発生させることができ、本実施の形態の場合は、第1の放電のピーク値と第2の放電のピーク値とのピーク間隔が100 ns以上になることが好ましい。

【0134】また、第2の放電による維持放電の繰り返し安定性を得るためには、第1の放電によるプライミング効果が得られる間にノードN1の電圧を再び上昇させて第2の放電を発生させることができ、本実施の形態の場合は、第1の放電のピーク値と第2の放電のピーク値とのピーク間隔が550 ns以下になることが好ましい。

【0135】したがって、第1の放電のピーク値と第2の放電のピーク値とのピーク間隔は、100 ns以上5

50 ns以下であることが好ましく、この場合、第1の放電による発光効率の向上効果および第2の放電による維持放電の繰り返し安定性を得ることができる。また、第1の放電のピーク値と第2の放電のピーク値とのピーク間隔は、150 ns以上550 ns以下であることがより好ましく、200 ns以上500 ns以下であることがさらに好ましい。前者の場合、第1の放電による発光効率の向上効果をより高くすることができ、後者の場合、第1の放電による発光効率の向上効果をほぼ最大限に得ることができるとともに、第2の放電による維持放電の繰り返し安定性も十分に得ることができる。

【0136】また、第1の放電のピーク値と第2の放電のピーク値とのピーク間隔は、300 ns以上550 ns以下であることがより好ましく、200 ns以上400 ns以下であることがさらに好ましい。前者の場合、第1の放電による発光効率の向上効率をほぼ最大限に得ることができ、後者の場合、第1の放電による発光効率の向上効率を最大限に得ることができるとともに、第2の放電による維持放電の繰り返し安定性もより十分に得ることができる。

【0137】次に、上記のように連続して第1および第2の放電を発生させた場合の消費電力と輝度との関係について説明する。図10は、図1に示すプラズマディスプレイ装置の消費電力と輝度との関係を示す図である。なお、図中、白丸は本実施の形態のプラズマディスプレイ装置により連続して第1および第2の放電を行った場合の測定値を示し、黒丸は比較例として従来のように1回だけ放電させた場合の測定値を示し、横軸の消費電力(W)は、PDPの充放電力を含む維持期間の総合的な電力であり、縦軸の輝度(c d/m<sup>2</sup>)は、実際にPDPから発生される輝度を測定したものである。

【0138】図10に示すように、PDP7上の点灯率が40%の場合、本実施の形態のように連続して第1および第2の放電を行う場合、従来のように1回しか放電させない場合と比較して同一消費電力で輝度が上昇していることがわかる。具体的には、連続して第1および第2の放電を行った場合に消費電力が約396 (W) のとき輝度が約452 (c d/m<sup>2</sup>) となり、1回だけ放電させた場合に消費電力が約421 (W) のとき輝度が約451 (c d/m<sup>2</sup>) となり、連続して第1および第2の放電を行うことにより、消費電力を約6%低減することができた。

【0139】また、点灯率が70%の場合、図示のように、連続して第1および第2の放電を行った場合、従来のように1回しか放電させない場合に比べて大幅に輝度が上昇していることがわかる。具体的には、連続して第1および第2の放電を行った場合に消費電力が約599 (W) のとき輝度が約467 (c d/m<sup>2</sup>) となり、1回だけ放電させた場合に消費電力が約685 (W) のとき輝度が約445 (c d/m<sup>2</sup>) となり、消費電力を約

(15) 02-132213 (P2002-132213A)

12%低減することができた。

【0140】このように、連続して第1および第2の放電を行う場合、点灯率により投入電力に対する発光効率が向上し、消費電力をより低減できることがわかる。一方、点灯率によっては連続して第1および第2の放電を行うと逆に発光効率が低下して消費電力が増大する場合があり、本実施の形態では、以下に説明するように、サブフィールドごとの点灯率に応じて放電状態を変化させ、点灯率に応じた最適な状態で維持放電を行っている。

【0141】まず、サブフィールドごとの点灯率に応じて維持パルスの波形を制御する動作として、維持パルスP<sub>s u</sub>が再び立ち上がるタイミングを制御する動作について説明する。図11は、図1に示すサブフィールド処理器3の構成を示すブロック図である。

【0142】図11に示すサブフィールド処理器3は、点灯率／遅延時間LUT(ルックアップテーブル)31、遅延時間決定部32、基本制御信号発生器33および遅延器34、35を含む。

【0143】点灯率／遅延時間LUT31は、遅延時間決定部32と接続され、実験データに基づく点灯率と遅延時間T<sub>d</sub>との関係をテーブル形式で記憶している。例えば、点灯率が0～45%に対して遅延時間T<sub>d</sub>として100nsが記憶され、点灯率が45～60%に対して遅延時間T<sub>d</sub>として200nsが記憶され、点灯率が60～100%に対して遅延時間T<sub>d</sub>として350nsが記憶されている。

【0144】ここで、遅延時間T<sub>d</sub>とは、回収コイルLおよびパネル容量C<sub>p</sub>の共振により定まる電圧上昇曲線に従いサステイン電極13の電位が上昇して放電が発生する放電開始電圧V<sub>s t</sub>に達した時刻を原点時刻とし、この原点時刻から制御信号S1がハイレベルになるまでの時間をいうものと定義する。従来は、この遅延時間T<sub>d</sub>が0nsとなるタイミングで制御信号S1をハイレベルにして維持電圧V<sub>s u s</sub>を与える電源から放電電流を供給することにより無効電力の回収と安定放電との両立を図っていた。

【0145】遅延時間決定部32は、遅延器34、35と接続され、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号S<sub>L</sub>に応じて対応する遅延時間T<sub>d</sub>を点灯率／遅延時間LUT31から読み出し、読み出した遅延時間T<sub>d</sub>だけ遅延動作を行うように遅延器34、35を制御する。なお、遅延時間T<sub>d</sub>の決定は、上記のように実験データに基づく点灯率と遅延時間T<sub>d</sub>との関係をテーブル形式で記憶する例に特に限定されず、点灯率と遅延時間T<sub>d</sub>との関係を表す近似式から点灯率に対応する遅延時間T<sub>d</sub>を求めるようにしてもよい。

【0146】基本制御信号発生器33は、サステンドライバ駆動制御信号U<sub>S</sub>として制御信号S1～S4を出

力し、制御信号S1、S3はそれぞれ遅延器34、35へ出力され、制御信号S2、S4はそのままサステンドライバ6へ出力される。

【0147】遅延器34は、遅延時間決定部32により決定された遅延時間T<sub>d</sub>だけ制御信号S1の立ち上がりエッジを遅延させ、遅延器35は、遅延時間決定部32により決定された遅延時間T<sub>d</sub>だけ制御信号S3の立ち下がりエッジを遅延させ、それぞれサステンドライバ6へ出力する。なお、サステンドライバ6は、制御信号S1がローレベルになったときに制御信号S3をローレベルにしても上記と同様に動作することができ、この場合は、遅延器35を省略することができる。

【0148】上記の構成により、サブフィールド処理器3は、サブフィールド点灯率測定器8により測定された点灯率に応じて遅延時間T<sub>d</sub>を変化させ、制御信号S1がハイレベルになるタイミングおよび制御信号S3がローレベルになるタイミングを制御する。

【0149】なお、スキャンドライバ6についても上記と同様にサブフィールド処理器3により制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの波形が制御される。

【0150】図12～図15は、遅延時間T<sub>d</sub>が0ns、100ns、200ns、350nsの場合における図3に示すサステンドライバ6の維持期間の動作を示すタイミング図である。図12～図15には、維持パルスの維持周期が6μsの場合における、図3のノードN1の電圧、PDP7の放電強度LR、およびトランジスタQ1～Q4に入力される制御信号S1～S4が示される。

【0151】なお、図12～図15に示す各タイミング図では、制御信号S1がハイレベルに変化するタイミング(制御信号S3がローレベルに変化するタイミング)が異なる点を除き、図4に示すタイミング図と同様であるので、以下異なる点についてのみ詳細に説明する。

【0152】まず、図12に示すように、遅延時間T<sub>d</sub>が0nsの場合、期間TAにおいて、回収コイルLおよびパネル容量C<sub>p</sub>によるLC共振により、ノードN1の電圧が接地電位V<sub>g</sub>から滑らかに上昇し、放電開始電圧V<sub>s t</sub>を超えると維持放電が発生する。このとき、制御信号S1がハイレベルになり、ノードN1の電圧が電源端子V1から供給される維持電圧V<sub>s u s</sub>まで上昇し、従来と同様に電源から放電電流が供給される放電が1回行われ、放電強度LRが1回上昇する。すなわち、図12に示す遅延時間T<sub>d</sub>が0nsの場合は、従来と同様に電源から放電電流が供給され、1回の放電を行う場合を示している。

【0153】次に、図13に示すように、遅延時間T<sub>d</sub>が100nsの場合、期間TAにおいて回収コイルLおよびパネル容量C<sub>p</sub>によるLC共振により、ノードN1の電圧が接地電位V<sub>g</sub>から滑らかに上昇し、放電開始電

(16) 02-132213 (P2002-132213A)

圧Vstを超えると第1の放電が開始され、放電強度LRが上昇し始める。

【0154】その後、第1の放電がある程度大きくなり、必要とされる放電電流が回収コンデンサC1と回収コイルLで構成される回路の電流供給能力を越えると、ノードN1の電圧が極大値Vpuから極小値Vpbへ下降して第1の放電が弱められ、これに応じて放電強度LRも低下する。ここで、第1の放電が弱まり始めた瞬間から電流制限により紫外線放出量の飽和が緩和され始め、その後ノードN1の電圧が再び上昇するまでの期間において放電電流に対する紫外線の飽和が少なくなり、発光効率が向上する。

【0155】次に、図12に示すタイミングから制御信号S1がハイレベルになるタイミングを100ns遅延させてトランジスタQ1をオンすると、電源端子V1から放電電流が供給され、ノードN1の電圧が再び上昇し、第1の放電に続いて第2の放電が発生し、放電強度LRも再び上昇する。

【0156】このとき、第2の放電が十分な強度すなわち第1の放電のピーク値より大きなピーク値を有しているので、次の第1の放電に必要な壁電荷が十分に蓄えられ、維持放電を安定して繰り返すことができる。

【0157】次に、図14に示すように、遅延時間Tdが200nsの場合、図13と同様に第1および第2の放電が連続して行われるが、回収コンデンサC1から第1の放電に必要な電荷が供給される期間がより長くなる。このため、十分な電荷を供給することができない期間が長くなり、ノードN1の極小値Vpbがさらに下降して第1の放電がより弱まり、放電強度LRもより低下する。このとき、放電電流に対する紫外線の飽和はより少なくなり、かつその期間が長くなり、より発光効率が向上する。

【0158】次に、図12に示すタイミングから制御信号S1がハイレベルになるタイミングを200ns遅延させてトランジスタQ1をオンすると、電源端子V1から放電に必要な電荷が供給されて第2の放電が発生し、再び放電強度LRが上昇する。このように、遅延時間Tdが100nsから200nsに変化すると、ノードN1の極小値Vpbがさらに低下し、第1の放電と第2の放電がより分離した状態となり、第1の放電により発光効率がより向上される。

【0159】次に、図15に示すように、遅延時間Tdが350nsの場合、第1の放電時の極小値Vpbがさらに低下して第1の放電は一旦完全に終了し、その後制御信号S1がハイレベルになり電源端子V1から放電電流が供給されると第2の放電が発生する。このように、第1の放電と第2の放電とが分離しそうした状態で連続して行われ、第2の放電のピーク値は、第1の放電のピーク値より小さくなる。

【0160】この場合、第1の放電と第2の放電とが分

離されすぎているため、第2の放電を起こすときに放電空間のプライミング効果を十分に享受することができず、第2の放電は第1の放電より小さな放電となり、放電強度LRも低下する。また、この遅延時間Tdで維持放電を繰り返す場合、次の第1の放電に必要な壁電荷の形成が不十分となり、維持放電を繰り返すうちに徐々に第1および第2の放電が小さくなり、やがて放電しなくなる場合がある。

【0161】次に、上記の各遅延時間における消費電力と点灯率との関係について説明する。図16は、図1に示すプラズマディスプレイ装置の各遅延時間における効率評価値と点灯率との関係を示す図である。

【0162】なお、図中、黒丸は遅延時間Tdが0nsの場合を示し、白丸は遅延時間Tdが100nsの場合を示し、黒四角は遅延時間Tdが200nsの場合を示し、白三角は遅延時間Tdが350nsの場合を示している。また、図の縦軸の効率評価値は、それぞれの点灯率における遅延時間0nsの（輝度/消費電力（PDPの充放電力を含む））を効率の基準とし、この値で各遅延時間における（輝度/消費電力（PDPの充放電力を含む））の値を除算して正規化した値である。すなわちこの効率評価値が大きいほど同じ輝度で比較した消費電力が小さくなることを示している。また、図の横軸はサブフィールドごとの点灯率（%）である。

【0163】図16に示すように、点灯率が0～25%の範囲では遅延時間が0nsの場合が最も消費電力が低く、点灯率が25～45%の範囲では遅延時間が100nsの場合が最も消費電力が低く、点灯率が45～60%の範囲および85～100%の範囲では遅延時間が200nsの場合が最も消費電力が低く、点灯率が60～85%の範囲では遅延時間が350nsの場合が最も消費電力が低くなっている。

【0164】このように、点灯率が所定値以上になった場合、遅延時間の増加とともに消費電力が低減されるが、遅延時間が増加しすぎると効率評価値が低下し、逆に消費電力が増加することがわかる。

【0165】図17は、図16に示す各遅延時間における効率評価値と点灯率との関係を基にサブフィールド処理器3により遅延時間Tdを点灯率に応じて制御した場合の効率評価値と点灯率との関係を示す図である。

【0166】図17に示す実線は、点灯率が0～45%の場合に遅延時間Tdを100nsに設定し、点灯率が45～60%の場合に遅延時間Tdを200nsに設定し、点灯率が60～100%の場合に遅延時間Tdを350nsに設定したときの効率評価値と点灯率との関係を示している。

【0167】すなわち、第1および第2の放電を行うとともに、遅延時間Tdを点灯率に応じて増加させた場合を示している。この場合、点灯率が0～20%では効率評価値が1より小さくなり、従来より発光効率が低下し

(17) 02-132213 (P2002-132213A)

ているが、他の点灯率では十分に発光効率が向上しており、全体的には消費電力を低減することができる。

【0168】次に、図17の一点鎖線で示す部分は、点灯率が0～25%のとき遅延時間Tdを0nsに設定した場合の効率評価値と点灯率との関係を示している。すなわち、点灯率が所定値、例えば25%以上の場合に第1および第2の放電を発生させ、点灯率が所定値(25%)未満の場合、従来と同様に電源端子V1から放電電流を供給して1回の放電を行わせる場合を示している。この場合、点灯率が0～25%の場合に効率評価値が1となり、消費電力をより低減することができる。

【0169】次に、図17の二点鎖線で示す部分は、点灯率が85～100%のとき遅延時間Tdを200nsに設定した場合の効率評価値と点灯率との関係を示している。すなわち、点灯率が所定値、例えば85%以上の場合に遅延時間Tdを減少させる場合を示している。この場合、点灯率が85～100%に対して効率評価値がさらに向上しており、消費電力をさらに低減することができる。

【0170】このように、維持パルスPsuが再び立ち上がるタイミングすなわち制御信号S1がハイレベルになるタイミングを点灯率に応じて制御する場合、PDPの点灯率と消費電力との特性に応じて種々の制御を行うことができ、点灯率の増加に応じて遅延時間Tdを順次増大させたり、点灯率が所定値以上になるまで従来と同様に一回の放電を行い、所定値以上になったときに第1および第2の放電を発生させたり、点灯率の増加に応じて遅延時間Tdを増大させた後、点灯率がさらに増加して所定値以上になった場合に遅延時間Tdを短縮する等の種々の制御を行うことができる。

【0171】なお、遅延時間を所定値以上に増加させると、放電が不安定になる場合があるが、この場合、外部から回収コンデンサC1へ電荷を供給したり、維持期間の維持パルスの周波数を低くすることにより、安定に連続して放電を行わせることができる。

【0172】また、従来と同様に放電を一回だけ発生させる場合は発光効率が向上せず輝度も変化しないが、急激に放電が一回だけの状態から第1および第2の放電の状態に変化させた場合、発光効率が急激に変化してPDP7上の輝度も急激に変化し、視覚的に違和感を与える可能性があるが、サブフィールドごとの点灯率が大きくなるに従い、制御信号S1がハイレベルになるタイミングが順次遅くなるように制御し、1回の放電から第1および第2の放電へ次第に変化させることにより、輝度を順次上昇させ、視覚的な違和感がないようにすることができます。

【0173】また、視覚的違和感がないように1回の放電から第1および第2の放電へ切り換える制御として、上述した制御の他に、信号処理で映像信号レベルを変化させることにより、1回の放電で得られる輝度と第1お

よび第2の放電で得られる輝度との差を目立たなくして切り換える制御も同様の効果が得られることは言うまでもない。

【0174】上記のように、本実施の形態では、維持パルスの立ち上がり時に第1および第2の放電を連続して発生させることにより、投入電力に対する発光効率を向上させ、消費電力を低減することができる。また、サブフィールドごとの点灯率に応じて維持パルスが再び立ち上がるタイミングを制御しているので、発光効率を次第に向上させ、視覚的に違和感のない状態で消費電力を低減することができる。

【0175】なお、1つの発光から2つの発光に切り換わるサブフィールドの点灯率は、総合的に消費電力を低減することができ、視覚的に違和感がないものであれば、特に限定されない。

【0176】次に、図1に示すプラズマディスプレイ装置に適用される他のサステンドライバについて説明する。図18は、図1に示すサステンドライバの他の構成を示す回路図である。図18に示すサステンドライバ6' と図3に示すサステンドライバ6とで異なる点は、ノードN2とノードN1との間に回収コイルLLおよびダイオードDDが直列に付加された点であり、その他の点は図3に示すサステンドライバ6と同様であるので、同一部分には同一符号を付し、以下詳細な説明を省略する。なお、図18に示すサステンドライバ6' を図1に示すプラズマディスプレイ装置に適用する場合、スキャンドライバ5も以下と同様に変更される。

【0177】図18に示すサステンドライバ6' では、ノードN2とノードN1との間に回収コイルLLおよびダイオードDDが直列に接続され、回収コイルLLと回収コイルLLとが並列に接続される。従って、ノードN1からノードN2へ電流が流れる場合、回収コイルLL、LLがともにLC共振動作に寄与し、ノードN2からノードN1へ電流が流れる場合、ダイオードDDにより回収コイルLLに流れる電流が制限され、回収コイルLLのみがLC共振動作に寄与する。

【0178】図19は、図18に示すサステンドライバ6' の維持期間の動作を示すタイミング図である。図19に示すタイミング図と図4に示すタイミング図とで異なる点は、期間TBが延長され、これに応じて期間TCが短縮された点であり、その他の点は図4に示すタイミング図と同様であるので、異なる点についてのみ以下詳細に説明する。

【0179】期間TAにおいて、ダイオードDDにより回収コンデンサC1から回収コイルLLに流れる電流が制限され、回収コンデンサC1からの電流は回収コイルLLのみを流れる。したがって、回収コイルLLのみがLC共振動作に寄与し、維持パルスPsuの立ち上がり波形は、図3に示すサステンドライバ6と同様の波形となり、期間TCが短縮された期間だけ、期間TBにおいて

(18) 02-132213 (P2002-132213A)

維持パルスP s uが電圧V s u sに保持される期間が延長される。

【0180】次に、期間T Cにおいて、回収コイルL Lに流れる電流はダイオードD Dにより制限されず、回収コイルL LしがともにLC共振動作に寄与する。したがって、回収コイルLのインダクタンス値より小さい回収コイルL Lの合成インダクタンス値によりLC共振が発生し、LC共振の周期が短くなり、維持パルスP s uが短期間で急峻に降下する。

【0181】上記のように、期間T Cを短縮して短縮した期間だけ期間T Bを延長することにより、維持パルスP s uが電圧V s u sに保持される期間を延長することができる。したがって、第2の放電後に壁電荷を形成する期間を十分に確保することができ、壁電荷を安定に形成することができる。この結果、維持期間における点灯安定性を向上することができる。

【0182】次に、本発明の第2の実施の形態によるプラズマディスプレイ装置について説明する。図20は、本発明の第2の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0183】図20に示すプラズマディスプレイ装置と図1に示すプラズマディスプレイ装置とで異なる点は、サブフィールド処理器3が維持期間において第1および第2の放電に統じて第3の放電を発生させるようにスキャンドライバ5 aおよびサステインドライバ6 aを制御するサブフィールド処理器3 aに変更され、サブフィールドごとの点灯率に応じて維持パルスの電圧を制御する電圧制御回路9が付加された点であり、その他の点は図1に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0184】図20に示すサブフィールド処理器3 aは、図1に示すサブフィールド処理器3の通常の動作に加え、サブフィールドごとの画像データS Pおよびサブフィールド点灯率信号S L等から、維持期間において第1および第2の放電に統じて第3の放電を発生させるためのスキャンドライバ駆動制御信号C Sおよびサステインドライバ駆動制御信号U Sを作成し、それぞれスキャンドライバ5 aおよびサステインドライバ6 aへ出力する。

【0185】電圧制御回路9は、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号S Lを受け、サブフィールドごとの点灯率に応じて維持パルスの電圧を制御するための電圧制御信号V C、V Uをスキャンドライバ5 aおよびサステインドライバ6 aへそれぞれ出力する。

【0186】次に、図20に示すサステインドライバ6 aについて詳細に説明する。図21は、図20に示すサステインドライバ6 aの構成を示す回路図である。なお、本実施の形態のスキャンドライバ5 aも、サステイ

ンドライバ6 aと同様に構成され、同様に動作するので、スキャンドライバ5 aに関する詳細な説明を省略し、サステインドライバ6 aについてのみ、以下詳細に説明する。

【0187】図21に示すサステインドライバ6 aと図3に示すサステインドライバ6とで異なる点は、トランジスタQ5、Q6、ダイオードD3、コイルL1、コンデンサC2および可変電圧源VRが付加された点であり、その他の点は図3に示すサステインドライバ6と同様であるので同一部分には同一符号を付し、以下異なる点についてのみ詳細に説明する。

【0188】図21に示すように、コンデンサC2は、ノードN4と接地端子との間に接続される。トランジスタQ5、ダイオードD3およびコイルL1はノードN4とノードN1との間に直列に接続される。トランジスタQ6の一端はノードN4に接続され、他端は可変電圧源VRの一端に接続される。トランジスタQ5のゲートには、制御信号S5が入力され、トランジスタQ6のゲートには、制御信号S6が入力される。可変電圧源VRの他端は、接地端子に接続され、電圧制御回路9から出力される電圧制御信号V Uに応じて出力電圧を変化させる。

【0189】本実施の形態では、スキャンドライバ5 aおよびサステインドライバ6 aが駆動手段および第1～第3の駆動手段に相当し、サブフィールド処理器3 aが制御手段に相当し、コンデンサC2が第2の容量性素子に相当し、可変電圧源VRが電圧源および可変電圧源に相当し、電圧制御回路9が電圧制御手段に相当し、コンデンサC2、コイルL1、トランジスタQ5、Q6、ダイオードD3および可変電圧源VRが第2の駆動手段に相当し、トランジスタQ1、電流制限素子ILおよび電源端子V1が第3の駆動手段に相当し、その他の点は第1の実施の形態と同様である。

【0190】図22は、図21に示すサステインドライバ6 aの維持期間の動作を示すタイミング図である。図22には、図21のノードN1の電圧、PDP7の放電強度LRおよびトランジスタQ1～Q6に入力される制御信号S1～S6が示される。なお、制御信号S1～S6は、サステインドライバ駆動制御信号USとしてサブフィールド処理器3 aから出力される信号である。

【0191】まず、期間TAにおいて、制御信号S2、S6がローレベルになりトランジスタQ2、Q6がオフし、制御信号S3がハイレベルになりトランジスタQ3がオンする。このとき、制御信号S1はローレベルにありトランジスタQ1はオフし、制御信号S4はローレベルにありトランジスタQ4はオフし、制御信号S5はローレベルにありトランジスタQ5はオフしている。したがって、回収コンデンサC1がトランジスタQ3およびダイオードD1を介して回収コイルLに接続され、回収コイルLおよびパネル容量CPによるLC共振により、

(19) 02-132213 (P2002-132213A)

ノードN1の電圧が接地電位Vgから滑らかに上昇する。このとき、回収コンデンサC1の電荷がトランジスタQ3、ダイオードD1および回収コイルLを介してパネル容量Cpへ放出される。

【0192】ノードN1の電圧が上昇し、維持期間における放電開始電圧を越え、放電セル14が第1の放電を開始すると、放電強度LRが上昇し始める。その後、第1の放電がある程度大きくなり、必要とされる放電電流が回収コンデンサC1と回収コイルLで構成される回路の電流供給能力を越えると、ノードN1の電圧が第1の極大値Vpu1から第1の極小値Vpb1へ降下し、第1の放電が弱まりまたは停止し、これに応じて放電強度LRも低下する。

【0193】次に、期間TBにおいて、制御信号S5がハイレベルになりトランジスタQ5がオンし、制御信号S3がローレベルになりトランジスタQ3がオフする。したがって、コンデンサC2がトランジスタQ5およびダイオードD3を介してコイルL1に接続され、コイルL1およびパネル容量CpによるLC共振により、ノードN1の電圧が再び滑らかに上昇する。このとき、コンデンサC2の電荷がトランジスタQ5、ダイオードD3およびコイルL1を介してパネル容量Cpへ放出される。

【0194】ここで、コンデンサC2の電圧は、後述するように、期間TEにおいてトランジスタQ6がオンして可変電圧源VRにより充電され、第1の極小値Vpb1と第2の極大値Vpu2との中間の電位より高い値に設定されている。したがって、LC共振によりノードN1の電圧が第1の極小値Vpb1から第2の極大値Vpu2まで上昇する。

【0195】ノードN1の電圧が上昇し、再び放電開始電圧を越え、放電セル14が第2の放電を開始すると、放電強度LRが上昇し始める。その後、第2の放電がある程度大きくなり、必要とされる放電電流がコンデンサC2、トランジスタQ5、ダイオードD3およびコイルL1で構成される回路の電流供給能力を越えると、ノードN1の電圧が第2の極大値Vpu2から第2の極小値Vpb2へ降下し、第2の放電が弱まりまたは停止し、これに応じて放電強度LRも低下する。

【0196】次に、期間TCにおいて、制御信号S1がハイレベルになりトランジスタQ1がオンし、制御信号S5がローレベルになりトランジスタQ5がオフする。このとき、制御信号S1の電流は、電流制限素子ILにより制限され、トランジスタQ1のチャネルを形成するための電荷がトランジスタQ1のゲートを介して緩やかに充電される。したがって、トランジスタQ1のチャネルの開放速度が遅くなり、期間TA、TBにおける立ち上がり速度すなわち接地電位Vgから第1の極大値Vpu1に達するまでの立ち上がり速度および第1の極小値Vpb1から第2の極大値Vpu2に達するまでの立ち

上がり速度より遅い立ち上がり速度でノードN1の電圧が緩やかにVsusまで上昇する。したがって、維持パルスPsuに急峻に変化するエッジ部が形成されず、不要な電磁波の輻射が抑制される。

【0197】このとき、ノードN1の電圧が第2の極小値Vpb2から上昇し、再び放電開始電圧を越えると、放電セル14が第2の放電に統いて第3の放電を開始し、放電強度LRも再び上昇し始める。その後、ノードN1の電圧がVsusに保持されると、従来と同様に第3の放電が停止し、これに応じて放電強度LRも低下する。

【0198】次に、期間TDにおいて、制御信号S1がローレベルになりトランジスタQ1がオフし、制御信号S4がハイレベルになりトランジスタQ4がオンする。したがって、回収コンデンサC1がダイオードD2およびトランジスタQ4を介して回収コイルLに接続され、回収コイルLおよびパネル容量CpによるLC共振により、ノードN1の電圧が緩やかに降下する。このとき、パネル容量Cpに蓄えられた電荷は、回収コイルL、ダイオードD2およびトランジスタQ4を介して回収コンデンサC1に蓄えられ、電荷が回収される。

【0199】次に、期間TEにおいて、制御信号S2、S6がハイレベルになりトランジスタQ2、Q6がオンし、制御信号S4がローレベルになりトランジスタQ4がオフする。したがって、ノードN1が接地端子に接続され、ノードN1の電圧が降下し、接地電位Vgに固定される。また、可変電圧源VRがノードN4を介してコンデンサC2に接続され、コンデンサC2が第1の極小値Vpb1と第2の極大値Vpu2との中間の電位より高い電圧まで充電される。

【0200】上記の動作を維持期間において繰り返し行うことにより接地電位Vgから電圧Vsusに立ち上がるときに、連続して第1～第3の放電を発生させる周期的な維持パルスPsuを複数のステイン電極13に印加することができる。なお、上記と同様にして、スキャン電極12にも、スキャンドライバ5aにより上記の維持パルスPsuと同様の波形を有し、180°位相のずれた維持パルスが周期的に印加される。

【0201】次に、サブフィールドごとの点灯率に応じて維持パルスの波形を制御する動作について説明する。なお、以下の説明では、サブフィールド処理器3aによりステインドライバ6aが制御され、維持パルスPsuの波形を制御する動作について説明するが、スキャンドライバ5aについても以下と同様にしてサブフィールド処理器3aにより制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの波形が制御される。

【0202】サブフィールド処理器3aは、サブフィールド点灯率測定器8により測定された点灯率が、所定値より小さい場合には、従来と同様に放電が1回だけ行わ

(20) 02-132213 (P2002-132213A)

れる。すなわち、回収コイルLおよびパネル容量Cpの共振により維持パルスの電圧が上昇されて維持電圧Vsusを与える電源から放電電流を供給する放電が一回行われ、所定値以上の場合に第1～第3の放電が発生する。このとき、点灯率が大きくなるに従い、各放電がより分離した状態で発生するように、サブフィールド点灯率信号SLに応じて維持パルスPsuが再び立ち上がるタイミング、すなわち制御信号S5、S1がハイレベルになるタイミング（および制御信号S3、S5がローレベルになるタイミング）を順次変化させ、サステンドライバ6aを制御している。

【0203】例えば、あるサブフィールドにおいて点灯率が所定値より小さい場合、制御信号S5、S1がハイレベルになるタイミングを早くし、または、制御信号S5を常にローレベルにし、すなわち、本実施の形態における第2の駆動手段を動作しない状態にした上で、制御信号S1がハイレベルになるタイミングを早くし、回収コイルLおよびパネル容量Cpの共振により維持パルスの電圧が上昇されて維持電圧Vsusを与える電源から放電電流を供給する放電が一回行われ、従来と同様に放電を一回だけ発生させる。一方、点灯率が大きくなると、制御信号S5、S1がハイレベルになるタイミングが順次遅くされ、第1の放電が弱まりまたは停止した後、第2の放電を発生させ、さらに、第2の放電が弱まりまたは停止した後、第3の放電を発生させる。

【0204】したがって、本実施の形態でも、第1の実施の形態と同様に、サブフィールドごとの点灯率が大きくなるに従い、制御信号S5、S1がハイレベルになるタイミングが順次遅くなるように制御され、1回の放電から第1ないし第3の放電へ次第に変化させることにより、輝度を順次上昇させ、視覚的な違和感がないようにしている。なお、視覚的違和感ないように1回の放電から第1ないし第3の放電へ切り換える制御として、制御信号S5、S1がハイレベルになるタイミングを順次遅くしていくという上述した制御の他に、1回の放電で得られる輝度と第1ないし第3の放電で得られる輝度との差を、信号処理で映像信号レベルを変化させることにより目立たなくして切り換える制御も同様の効果が得られることは言うまでもない。

【0205】なお、1回の放電から第1ないし第3の放電に切り換わるサブフィールドの点灯率は、総合的に消費電力を低減することができ、視覚的に違和感がないものであれば、特に限定されず、本実施の形態では、例えば、点灯率が25%以上の場合に、1回の放電から第1ないし第3の放電へ変化するように制御信号S5、S1がハイレベルになるタイミングを設定している。

【0206】次に、サブフィールドごとの点灯率に応じて維持パルスの電圧を制御する動作について説明する。なお、以下の説明では、電圧制御回路9によりサステンドライバ6aが制御され、維持パルスPsuの電圧を

制御する動作について説明するが、スキャンドライバ5aについても以下と同様にして電圧制御回路9により制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの電圧が制御される。

【0207】点灯率が大きくなると、必要な放電電流が増加してノードN1の電圧低下が大きくなり、第1の極小値Vpb1が低下し、点灯率が小さくなると、必要な放電電流が減少してノードN1の電圧低下が小さくなり、第1の極小値Vpb1が上昇する。一方、コイルL1およびパネル容量CpによるLC共振によりノードN1の電圧を第2の極大値Vpu2まで上昇させるためには、ノードN4の電圧を第1の極小値Vpb1と第2の極大値Vpu2の中間の電位より高くしなければならない。

【0208】したがって、第2の放電が安定に行えるようにもとの第2の極大値Vpu2までノードN1の電圧を上昇させるためには、点灯率が大きくなり、第1の極小値Vpb1が△Vだけ低下した場合、ノードN4の電圧を△V/2だけ低下させ、点灯率が小さくなり、第1の極小値Vpb1が△Vだけ上昇した場合、ノードN4の電圧を△V/2だけ上昇させる必要がある。このため、本実施の形態では、第2の放電を安定に行うため、以下のようにして、点灯率に応じて維持パルスPsuの電圧を制御している。

【0209】電圧制御回路9は、サブフィールド点灯率測定器8により測定された点灯率が所定値以上になり、第1～第3の放電を発生させる場合、点灯率が大きくなるほど可変電圧源VRの出力電圧が小さくなるように、サブフィールド点灯率信号SLに応じてサステンドライバ6aの可変電圧源VRを制御している。

【0210】例えば、あるサブフィールドにおいて、点灯率が大きくなり第1の極小値Vpb1が小さくなると、電圧制御回路9は、点灯率が大きくなるほど可変電圧源VRの出力電圧が小さくなるように電圧制御信号VUを可変電圧源VRへ出力する。このとき、可変電圧源VRは、電圧制御信号VUに応じて出力電圧を低下させ、ノードN4の電圧を低下させる。したがって、第1の極小値Vpb1が小さくなつても、もとの第2の極大値Vpu2までノードN1の電圧を上昇させることができ、連続して第2の放電を安定に行うことが可能となる。

【0211】一方、点灯率が小さくなると、これに応じて可変電圧源VRの出力電圧を上昇させるための電圧制御信号VUが出力され、ノードN4の電圧が上昇する。したがって、第1の極小値Vpb1が大きくなつても、もとの第2の極大値Vpu2にノードN1の電圧を上昇させることができ、連続して第2の放電を安定に行うことが可能となる。

【0212】上記のように、本実施の形態では、維持パ

(21) 02-132213 (P2002-132213A)

ルスの立ち上がり時に第1～第3の放電を連続して発生させることにより、投入電力に対する発光効率を向上させ、消費電力を低減することができる。また、サブフィールドごとの点灯率に応じて維持パルスが再び立ち上がるタイミングを制御しているので、発光効率を次第に向上させ、視覚的に違和感のない状態で消費電力を低減することができる。さらに、サブフィールドごとの点灯率に応じて維持パルスの電圧を制御しているので、簡略な回路構成により第2の放電を安定に行うことができる。

【0213】なお、上記の説明では、連続して第1ないし第3の放電を行う場合について説明したが、連続放電回数は上記の例に特に限定されず、それ以上の回数による連続放電を行ってもよい。この場合、図21に示すコンデンサC2、トランジスタQ5、Q6、ダイオードD3、可変電圧源VRおよびコイルL1から構成される駆動回路を各放電用に順次付加することにより、上記と同様に連続して放電を行うことができる。

【0214】また、連続して放電を行わせる場合、本発明では、維持パルスの最後の放電を行わせる部分の波形が以下のように構成される。図23は、複数回のLC共振により順次維持パルスの電圧を上昇させ、最終的に電圧Vsusまで上昇させるとときの維持パルスPsuの波形を示す図である。

【0215】図23に示すように、維持パルスPsuは、第1ステップで期間 $\Delta t_1$ の間に電圧 $\Delta V_1$ だけ上昇してその後降下し、次のステップで期間 $\Delta t_2$ の間に電圧 $\Delta V_2$ だけ上昇し、このように順次LC共振により上昇し、最後に期間 $\Delta t_n$ の間に電圧 $\Delta V_n$ だけ上昇し、接地電位Vgから電圧Vsusまで上昇する。このとき、各ステップでの維持パルスPsuの立ち上がり速度 $\Delta V_1/\Delta t_1$ 、 $\Delta V_2/\Delta t_2$ 、…、 $\Delta V_{n-1}/\Delta t_{n-1}$ に対して、最終ステップでの立ち上がり速度 $\Delta V_n/\Delta t_n$ が最も小さくなるように、電流制限素子ILによりトランジスタQ1のゲートに入力される制御信号S1の電流値が制限される。

【0216】このように、維持パルスPsuの各ステップでの上昇波形は、LC共振による複数の滑らかなオーバーシュート波形により構成され、最終的に電源端子V1の電圧Vsusに達する場合も緩やかに上昇させることができる。したがって、従来のように急峻に変化するエッジ部を形成することではなく、不要な電磁波の輻射を抑制することができる。

【0217】次に、本発明の第3の実施の形態によるプラズマディスプレイ装置について説明する。図24は、本発明の第3の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0218】図24に示すプラズマディスプレイ装置と図20に示すプラズマディスプレイ装置とで異なる点は、電圧制御回路9が電圧制御回路9aに変更され、極小値検出器10a、10bが付加された点であり、その

他の点は図20に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0219】図24に示す極小値検出器10aは、各スキャン電極12の維持期間における維持パルスの極小値を検出し、その結果を極小値信号MCとして電圧制御回路9aへ出力する。極小値検出器10bは、サステイン電極13の維持期間における維持パルスの極小値を検出し、その結果を極小値信号MUとして電圧制御回路9aへ出力する。

【0220】電圧制御回路9aは、極小値信号MC、MUに応じて、スキャンドライバ5aの可変電圧源の出力電圧を制御するための電圧制御信号VCおよびサステインドライバ6aの可変電圧源VRの出力電圧を制御するための電圧制御信号VUをスキャンドライバ5aおよびサステインドライバ6aへそれぞれ出力する。以降のスキャンドライバ5aおよびサステインドライバ6aの動作およびサブフィールドごとの点灯率に応じた維持パルスの波形の制御動作は、第2の実施の形態と同様であるので、詳細な説明は省略する。

【0221】本実施の形態では、電圧制御回路9aが電圧制御手段に相当し、極小値検出器10a、10bが電位検出手段に相当し、その他の点は第2の実施の形態と同様である。

【0222】次に、サブフィールドごとの点灯率に応じて維持パルスの電圧を制御する動作について説明する。なお、以下の説明では、電圧制御回路9aによりサステインドライバ6aが制御され、維持パルスPsuの電圧を制御する動作について説明するが、スキャンドライバ5aについても以下と同様にして電圧制御回路9aにより制御され、極小値検出器10aにより検出された各スキャン電極12の維持期間における維持パルスの第1の極小値に応じてスキャン電極12に印加される維持パルスの電圧が制御される。

【0223】電圧制御回路9aは、極小値検出器10bより検出された第1の極小値Vpb1が小さくなるほど可変電圧源VRの出力電圧が小さくなるように、極小値信号MUに応じてサステインドライバ6aの可変電圧源VRを制御している。

【0224】例えば、あるサブフィールドにおいて、点灯率が大きくなり第1の極小値Vpb1が小さくなると、電圧制御回路9aは、第1の極小値Vpb1が小さくなるほど可変電圧源VRの出力電圧が小さくなるよう、具体的には、第1の極小値Vpb1が $\Delta V$ だけ低下した場合に出力電圧が $\Delta V/2$ だけ低下するように電圧制御信号VUを可変電圧源VRへ出力する。このとき、可変電圧源VRは、電圧制御信号VUに応じて出力電圧を低下させ、ノードN4の電圧を低下させる。したがって、第1の極小値Vpb1が小さくなても、もとの第2の極大値Vpu2までノードN1の電圧を上昇させる

(22) 02-132213 (P2002-132213A)

ことができ、連続して第2の放電を安定に行うことが可能となる。

【0225】一方、点灯率が小さくなり第1の極小値 $V_{pb1}$ が大きくなると、電圧制御回路9aは、第1の極小値 $V_{pb1}$ が大きくなるほど可変電圧源VRの出力電圧が大きくなるように、具体的には、第1の極小値 $V_{pb1}$ が $\Delta V$ だけ上昇した場合に输出電圧が $\Delta V/2$ だけ上昇するように電圧制御信号VUを可変電圧源VRへ出力する。このとき、可変電圧源VRは、電圧制御信号VUに応じて出力電圧を上昇させ、ノードN4の電圧を上昇させる。したがって、第1の極小値 $V_{pb1}$ が大きくなってしまっても、との第2の極大値 $V_{pu2}$ までノードN1の電圧を上昇させることができ、連続して第2の放電を安定に行うことが可能となる。

【0226】上記のように、本実施の形態でも、第2の実施の形態と同様の効果を得ることができるとともに、維持パルスの第1の極小値を直接検出しているので、第2の極大値をより高精度に調整することができ、第2の放電をより安定に行うことができる。

【0227】次に、本発明の第4の実施の形態によるプラズマディスプレイ装置について説明する。図25は、本発明の第4の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0228】図25に示すプラズマディスプレイ装置と図1に示すプラズマディスプレイ装置とで異なる点は、サブフィールド処理器3がサブフィールド点灯率信号に応じてスキャンドライバ5およびサステインドライバ6から出力される維持パルスが再び立ち上がるタイミングを切り換えるとともに切り換え前後でPDP7での輝度が等しくなるように維持パルスのパルス数を変化させるようにスキャンドライバ5およびサステインドライバ6を制御するサブフィールド処理器3bに変更された点であり、その他の点は図1に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0229】図25に示すサブフィールド処理器3bは、図1に示すサブフィールド処理器3の通常の動作に加え、維持パルスを再び増大させるタイミングを切り換えた場合に切り換え前後で輝度が等しくなるように維持パルスのパルス数を減滅するためのスキャンドライバ駆動制御信号CSおよびサステインドライバ駆動制御信号USを作製し、それぞれスキャンドライバ5およびサステインドライバ6へ出力する。

【0230】図26は、図25に示すサブフィールド処理器3bの構成を示すブロック図である。図26に示すサブフィールド処理器3bと図1に示すサブフィールド処理器3とで異なる点は、遅延時間／乗算係数LUT36、乗算係数決定部37およびパルス数計算部38が付加されるとともに、基本制御信号発生器33が基本制御信号発生器33aに変更された点であり、その他の点

は図11に示すサブフィールド処理器3と同様であるので、同一部分には同一符号を付し、以下詳細な説明を省略する。

【0231】図26に示す遅延時間／乗算係数LUT36は、乗算係数決定部37と接続され、実験データに基づく遅延時間Tdと乗算係数との関係をテーブル形式で記憶している。例えば、遅延時間Tdが100nsに対して乗算係数として1が記憶され、遅延時間Tdが200nsに対して乗算係数として431/439が記憶されている。

【0232】乗算係数決定部37は、遅延時間決定部32およびパルス数計算部38と接続され、遅延時間決定部32により決定された遅延時間Tdに応じて対応する乗算係数を遅延時間／乗算係数LUT36から読み出し、読み出した乗算係数をパルス数計算部38へ出力する。なお、乗算係数の決定は、上記のように実験データに基づく遅延時間Tdと乗算係数との関係をテーブル形式で記憶する例に特に限定されず、遅延時間Tdと乗算係数との関係を表す近似式から遅延時間に対応する乗算係数を求めるようにしてもよい。

【0233】パルス数計算部38は、基本制御信号発生器33aと接続され、乗算係数決定部37により決定された乗算係数を基準となる維持パルス数に乗算して調整した維持パルス数を基本制御信号発生器33aへ出力する。

【0234】基本制御信号発生器33aは、サステインドライバ6が調整された維持パルス数で維持パルスを出力するように、サステインドライバ駆動制御信号USとして制御信号S1～S4を出力する。

【0235】上記の構成により、サブフィールド処理器3bは、サブフィールド点灯率測定器8により測定された点灯率に応じて遅延時間Tdを変化させ、制御信号S1がハイレベルになるタイミングおよび制御信号S3がローレベルになるタイミングを制御するとともに、サステインドライバ6から出力される維持パルス数を制御する。

【0236】なお、スキャンドライバ5についても上記と同様にサブフィールド処理器3bにより制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの波形および数が制御される。

【0237】本実施の形態では、サブフィールド処理器3bが制御手段に相当し、その他の点は第1の実施の形態と同様である。

【0238】図16に示すような特性を有するPDPを用い、例えば、点灯率が25～45%の場合に遅延時間Tdを100nsに設定し、45～60%の場合に遅延時間Tdを200nsに設定すると、点灯率45%を境に輝度が431cd/m<sup>2</sup>から439cd/m<sup>2</sup>へ変化し、8cd/m<sup>2</sup>だけ輝度が変化する。

(23) 02-132213 (P2002-132213A)

【0239】このような輝度変化を補正するため、サブフィールド処理器3bは、遅延時間の切り換えと同時に切り換え後の維持パルスのパルス数を431/439倍に補正する。例えば、維持パルス数が100パルスの場合、98( $\approx 100 \times 431 / 439$ )パルスに変更し、維持パルス数が150パルスの場合、147( $\approx 150 \times 431 / 439$ )パルスに変更する。

【0240】このようにパルス数を補正することにより、遅延時間の切り換え前後で輝度が等しくなり、視覚的な違和感を与えることなく、遅延時間すなわち維持パルスが再び立ち上がるタイミングを切り換えることができる。

【0241】また、上記のように切り換え前後で輝度が異なる場合、一度に大きく遅延時間を変化せずに、小刻みに遅延時間を切り換え、輝度が略連続するように変化させるようにしてもよい。

【0242】例えば、上記のように、点灯率が25~45%の場合に遅延時間Tdを100nsに設定し、映像信号の連続性を利用し、その後点灯率が1%増加するごとに遅延時間Tdを10nsだけ順次増加させ、点灯率が5%の場合に遅延時間が200nsとなるようにしてもよい。この場合、遅延時間の切り換え前後の輝度の変化は、 $2.4 (= (455 - 431) / 10) \text{ cd/m}^2$ と微小なものとなり、視覚的な違和感を与えることなく、遅延時間すなわち維持パルスが再び立ち上がるタイミングを点灯率に応じて制御することができる。

【0243】次に、PDP上のすべての放電セルが第1および第2の放電により点灯する完全点灯電圧と点灯率との関係について説明する。図27は、完全点灯電圧と点灯率との関係を示す図である。なお、図27では、4.2インチのPDPを用いて遅延時間Tdが350nsで回収コイルLのインダクタンス値が0.36μHの場合における完全点灯電圧(V)と点灯率(%)との関係を示し、黒丸は維持周期が6μsの場合を示し、黒四角は維持周期が7μsの場合を示し、黒菱形は維持周期が8μsの場合を示している。

【0244】図27に示すように、維持周期が長くなるに従い、完全点灯電圧が低下していくことがわかる。実用的な電圧、例えば185VでPDPを駆動する場合、維持周期が6μsの場合、点灯率が80%を越えると、PDPの放電セルに点灯しない放電セルが発生し、安定な維持放電を行うことができない。また、維持周期が7μsの場合、すべての点灯率に対してすべての放電セルを点灯させることができが、PDPのばらつき等を考慮すると、十分なマージンを確保することができない。

【0245】一方、維持周期が8μsの場合、十分なマージンを確保しながら、すべての点灯率に対してすべての放電セルに第1および第2の放電を発生させ、安定に点灯させることができる。このように、点灯率に応じて維持周期を変化させることにより、第1および第2の放

電を行う場合の維持放電の安定性を確保することができ、以下その実施の形態について説明する。

【0246】次に、本発明の第5の実施の形態によるプラズマディスプレイ装置について説明する。図28は、本発明の第5の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0247】図28に示すプラズマディスプレイ装置と図1に示すプラズマディスプレイ装置とで異なる点は、サブフィールド処理器3がサブフィールド処理器3cに変更された点であり、その他の点は図1に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0248】図28に示すサブフィールド処理器3cは、図1に示すサブフィールド処理器3の通常の動作に加え、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLに応じて維持周期を変化させるためのスキャンドライバ駆動制御信号CSおよびサステインドライバ駆動制御信号USを作製し、それぞれスキャンドライバ5およびサステインドライバ6へ出力する。

【0249】図29は、図28に示すサブフィールド処理器3cの構成を示すブロック図である。図29に示すサブフィールド処理器3cと図1に示すサブフィールド処理器3とで異なる点は、点灯率/維持周期LUT39および維持周期決定部40が付加されるとともに、基本制御信号発生器33が基本制御信号発生器33bに変更された点であり、その他の点は図1に示すサブフィールド処理器3と同様であるので、同一部分には同一符号を付し、以下詳細な説明を省略する。

【0250】図29に示す点灯率/維持周期LUT39は、維持周期決定部40と接続され、実験データに基づく点灯率と維持周期との関係をテーブル形式で記憶している。例えば、80%未満の点灯率に対して維持周期として6μsが記憶され、80%以上の点灯率に対して維持周期として8μsが記憶されている。

【0251】維持周期決定部40は、基本制御信号発生器33bと接続され、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLに応じて対応する維持周期を点灯率/維持周期LUT39から読み出し、読み出した維持周期を基本制御信号発生器33bへ出力する。なお、維持周期の決定は、上記のように実験データに基づく点灯率と維持周期との関係をテーブル形式で記憶する例に特に限定されず、点灯率と維持周期との関係を表す近似式、例えば、60%以下の点灯率に対する維持周期を6μsに固定し、100%の点灯率に対する維持周期を8μsに固定し、点灯率が60%から100%までの間を一次式で近似して点灯率に対応する維持周期を求めるようにしてもよい。

【0252】基本制御信号発生器33bは、サステイン

(24) 02-132213 (P2002-132213A)

ドライバ6が維持周期決定部40により決定された維持周期で維持パルスを出力するように、サステインドライバ駆動制御信号USとして制御信号S1～S4を出力する。

【0253】上記の構成により、サブフィールド処理器3cは、サブフィールド点灯率測定器8により測定された点灯率に応じて遅延時間Tdを変化させ、制御信号S1がハイレベルになるタイミングおよび制御信号S3がローレベルになるタイミングを制御するとともに、サステインドライバ6から出力される維持パルスの維持周期を制御する。

【0254】なお、スキャンドライバ9についても上記と同様にサブフィールド処理器3cにより制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの波形および周期が制御される。

【0255】本実施の形態では、サブフィールド処理器3cが制御手段に相当し、その他の点は第1の実施の形態と同様である。

【0256】図30は、遅延時間Tdが350nsで維持周期が8μsの場合における図28に示すサステインドライバ6の維持期間の動作を示すタイミング図である。図30には、図3のノードN1の電圧、PDP7の放電強度LR、およびトランジスタQ1～Q4に入力される制御信号S1～S4が示される。

【0257】図30に示すように、遅延時間Tdが350nsで維持周期が8μsの場合、図15と同様に第1および第2の放電が連続して行われるが、維持周期が長くなっているため、第2の放電による壁電圧形成が十分に行われるようになるので半周期後の第1の放電および第2の放電がより確実なものになる。その結果、第2の放電は第1の放電のタイミング効果を十分に享受できるようになり、第2の放電が十分な強度すなわち第1の放電のピーク値より大きなピーク値を有するようになり、維持放電を安定して繰り返すことができる。

【0258】図31は、図28に示すプラズマディスプレイ装置において維持周期が6μsおよび8μsの場合の効率評価値と点灯率との関係を示す図である。なお、図中、白三角は維持周期が6μsの場合を示し、黒三角は維持周期が8μsの場合を示しており、遅延時間はともに350nsである。

【0259】図31に示すように、点灯率が80～100%の範囲で維持周期が8μsの場合の方が維持周期が6μsの場合よりも効率評価値が高くなっている。このように、点灯率が所定値以上になった場合、維持周期を長くすることにより同じ輝度を表示したときの消費電力を低減することができることがわかる。

【0260】図32は、図31に示す効率評価値と点灯率との関係を基にサブフィールド処理器3cにより点灯率が80%以上になったときに維持周期を6μsから8

μsへ切り換えた場合の効率評価値と点灯率との関係を示す図である。

【0261】図32に示す実線は、図17を用いて説明した点灯率に応じた遅延時間の制御のうち、最も消費電力を低減した場合の効率評価値と点灯率との関係、すなわち、点灯率が0～25%のとき遅延時間Tdを0nsに設定し、点灯率が25～45%のとき遅延時間Tdを100nsに設定し、点灯率が45～60%のとき遅延時間Tdを200nsに設定し、点灯率が60～85%のとき遅延時間Tdを350nsに設定し、点灯率が85～100%のとき遅延時間Tdを200nsに設定するとともに、すべての点灯率に対して維持周期を6μsに設定した場合の効率評価値と点灯率との関係を示している。

【0262】次に、図32の一点鎖線で示す部分は、点灯率が80～100%のとき遅延時間Tdを350nsに変更するとともに、維持周期を8μsに変更した場合の効率評価値と点灯率との関係を示している。すなわち、点灯率が所定値、例えば80%以上の場合に維持周期を長くする場合を示している。この場合、点灯率が80～100%の範囲で効率評価値がさらに増加し、消費電力をより低減することができる。

【0263】次に、本発明の第6の実施の形態によるプラズマディスプレイ装置について説明する。図33は、本発明の第6の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0264】図33に示すプラズマディスプレイ装置と図28に示すプラズマディスプレイ装置とで異なる点は、サブフィールド処理器3cがサブフィールド処理器3dに変更された点であり、その他の点は図28に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0265】図33に示すサブフィールド処理器3dは、図28に示すサブフィールド処理器3cの通常の動作に加え、維持周期を切り換えた場合に切り換え前後で輝度が等しくなるように維持パルスのパルス数を増減するためのスキャンドライバ駆動制御信号CSおよびサステインドライバ駆動制御信号USを作製し、それぞれスキャンドライバ9およびサステインドライバ6へ出力する。

【0266】図34は、図33に示すサブフィールド処理器3dの構成を示すブロック図である。図34に示すサブフィールド処理器3dと図29に示すサブフィールド処理器3cとで異なる点は、維持周期／乗算係数LT41、乗算係数決定部42およびパルス数計算部43が付加されたとともに、基本制御信号発生器33bが基本制御信号発生器33cに変更された点であり、その他の点は図29に示すサブフィールド処理器3cと同様であるので、同一部分には同一符号を付し、以下詳細な説

(25) 02-132213 (P2002-132213A)

明を省略する。

【0267】図34に示す維持周期／乗算係数LUT41は、乗算係数決定部42と接続され、実験データに基づく維持周期と乗算係数との関係をテーブル形式で記憶している。例えば、維持周期が $6\mu s$ に対して乗算係数として1が記憶され、維持周期が $7\mu s$ に対して乗算係数として $1/1.006$ が記憶され、維持周期が $8\mu s$ に対して乗算係数として $1/1.012$ が記憶されている。

【0268】乗算係数決定部42は、維持周期決定部40およびパルス数計算部43と接続され、維持周期決定部40により決定された維持周期に応じて対応する乗算係数を維持周期／乗算係数LUT41から読み出し、読み出した乗算係数をパルス数計算部43へ出力する。なお、乗算係数の決定は、上記のように実験データに基づく維持周期と乗算係数との関係をテーブル形式で記憶する例に特に限定されず、維持周期と乗算係数との関係を表す近似式から維持周期に対応する乗算係数を求めるようにしてもよい。

【0269】パルス数計算部43は、基本制御信号発生器33cと接続され、乗算係数決定部42により決定された乗算係数を基準となる維持パルス数に乗算して調整した維持パルス数を基本制御信号発生器33cへ出力する。

【0270】基本制御信号発生器33cは、サステインドライバ6が調整された維持パルス数で維持パルスを出力するように、サステンドライバ駆動制御信号USとして制御信号S1～S4を出力する。

【0271】上記の構成により、サブフィールド処理器3dは、サブフィールド点灯率測定器8により測定された点灯率に応じて遅延時間Tdおよび維持周期を制御するとともに、サステンドライバ6から出力される維持パルス数を制御する。

【0272】なお、スキャンドライバ5についても上記と同様にサブフィールド処理器3dにより制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの波形、周期および数が制御される。

【0273】本実施の形態では、サブフィールド処理器3dが制御手段に相当し、その他の点は第1の実施の形態と同様である。

【0274】図16に示すような特性を有するPDPを用いた場合、例えば、維持周期が $1\mu s$ 長くなると、輝度が $0.6\%$ 上昇する。このような輝度変化を補正するため、サブフィールド処理器3dは、維持周期の切り換えと同時に切り換え後の維持パルス数を補正する。例えば、維持周期が $6\mu s$ から $8\mu s$ へ切り換えられると、維持パルス数が100パルスの場合、 $9.9 (\approx 100 - 100 \times 0.012)$ パルスに変更し、維持パルス数が150パルスの場合、 $14.8 (\approx 150 - 15)$

$\times 0.012$ )パルスに変更する。

【0275】このようにパルス数を補正することにより、維持周期の切り換え前後で輝度が等しくなり、視覚的な違和感を与えることなく、遅延時間Tdおよび維持周期を切り換えることができる。なお、上記の説明では、維持周期の切り換えを1回行う場合について説明したが、維持周期の切り換えを複数回行う場合も、各切り換え時に上記と同様の制御を行うことにより、同様の効果を得ることができる。

【0276】また、上記のように切り換え前後で輝度が異なる場合、一度に大きく周期を変化させずに、小刻みに周期を切り替え、輝度が略連続するように変化させるようにしてもよい。

【0277】例えば、点灯率80%を境に $6\mu s$ から $8\mu s$ に切り換える代わりに、映像信号の連続性を利用して点灯率が1%増加するごとに維持周期を $0.1\mu s$ だけ伸ばす制御を行うようにしてもよい。この場合、周期の切り換え前後の輝度の変化は $0.06 (= 1.2/20)\%$ と微少なものとなり、視覚的な違和感を与えることなく、点灯率に応じて遅延時間Tdおよび維持周期を切り換えることができる。

【0278】次に、本発明の第7の実施の形態によるプラズマディスプレイ装置について説明する。図35は、本発明の第7の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0279】図35に示すプラズマディスプレイ装置と図28に示すプラズマディスプレイ装置とで異なる点は、サブフィールド処理器3cがサブフィールド処理器3eに変更された点であり、その他の点は図28に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0280】図35に示すサブフィールド処理器3eは、図28に示すサブフィールド処理器3cの通常の動作に加え、遅延時間Tdおよび維持周期を切り換えた場合に切り換え前後で輝度が等しくなるように、サブフィールドごとの点灯率に応じて同一サブフィールド内で遅延時間Tdおよび維持周期の異なる2種類の維持パルスの割合を変化させるためのスキャンドライバ駆動制御信号CSおよびサステンドライバ駆動制御信号USを作製し、それぞれスキャンドライバ5およびサステンドライバ6へ出力する。

【0281】図36は、図35に示すサブフィールド処理器3eの構成を示すブロック図である。図36に示すサブフィールド処理器3eと図29に示すサブフィールド処理器3cとで異なる点は、点灯率/変化パルス数LUT44、変化パルス数決定部45が付加されるとともに、遅延時間決定部32、維持周期決定部40および基本制御信号発生器33bが遅延時間決定部32a、維持周期決定部40aおよび基本制御信号発生器33dに変

(26) 02-132213 (P2002-132213A)

更された点であり、その他の点は図29に示すサブフィールド処理器3cと同様であるので、同一部分には同一符号を付し、以下詳細な説明を省略する。

【0282】図36に示す点灯率／変化パルス数LUT44は、変化パルス数決定部45と接続され、実験データに基づく点灯率と変化パルス数との関係をテーブル形式で記憶している。例えば、点灯率が35～45%に対して、変化パルス数として、点灯率が35%で0となり点灯率が45%で1になり点灯率の増加に比例して増加する値、すなわち0～1が記憶され、同様に、点灯率が55～65%に対して変化パルス数として0～1が記憶され、点灯率が80～90%に対して変化パルス数として0～1が記憶され、その他の点灯率に対しては変化パルス数として0が記憶されている。

【0283】ここで、変化パルス数は、同一サブフィールド内において、最初に、第1の維持パルスを印加して放電セルを第1の放電状態で放電させ、その後に、第1の維持パルスと異なる第2の維持パルスを印加して放電セルを第1の放電状態と異なる第2の放電状態で放電させる場合において、同一サブフィールド内の維持パルスの全印加回数に対する第2の維持パルスの印加回数の割合である。したがって、変化パルス数が0の場合、同一サブフィールド内において第1の維持パルスのみが印加され、変化パルス数の増加に応じて第2の維持パルスの印加回数が増加し、変化パルス数が1の場合、同一サブフィールド内において第2の維持パルスのみが印加される。

【0284】変化パルス数決定部45は、遅延時間決定部32aおよび維持周期決定部40aと接続され、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLに応じて対応する変化パルス数を点灯率／変化パルス数LUT44から読み出し、読み出した変化パルス数を遅延時間決定部32aおよび維持周期決定部40aへ出力する。なお、変化パルス数の決定は、上記のように実験データに基づく点灯率と変化パルス数の関係をテーブル形式で記憶する例に特に限定されず、点灯率と変化パルス数との関係を表す近似式から点灯率に対応する変化パルス数を求めるようにしてもよい。

【0285】点灯率／遅延時間LUT31は、本実施の形態では、例えば、点灯率が0～35%に対して第1の遅延時間Td1として0nsが記憶され、点灯率が35～45%に対して第1の遅延時間Td1として0nsが記憶されるとともに、第2の遅延時間Td2として200nsが記憶され、点灯率が45～55%に対して第1の遅延時間Td1として200nsが記憶され、点灯率が55～65%に対して第1の遅延時間Td1として200nsが記憶されるとともに、第2の遅延時間Td2として350nsが記憶され、点灯率が65～80%に対して第1の遅延時間Td1として350nsが記憶され、点灯率が80～90%に対して第1の遅延時間Td1

として350nsが記憶されるとともに、第2の遅延時間Td2として200nsが記憶され、点灯率が90～100%に対して第1の遅延時間Td1として200nsが記憶されている。

【0286】ここで、第1の遅延時間Td1は、同一サブフィールド内において、最初に、第1の維持パルスを印加して放電セルを第1の放電状態で放電させ、その後に、第1の維持パルスと異なる第2の維持パルスを印加して放電セルを第1の放電状態と異なる第2の放電状態で放電させる場合において、第1の維持パルスの遅延時間Tdであり、第2の遅延時間Td2は、この場合の第2の維持パルスの遅延時間Tdである。

【0287】なお、点灯率が0～35%、45～55%、65～80%および90～100%に対して第2の遅延時間Td2を記憶していないのは、これらの点灯率の場合、本実施の形態では、同一サブフィールド内において第1の維持パルスのみが印加され、第2の維持パルスは印加されず、第2の遅延時間Td2が不要になるためである。

【0288】遅延時間決定部32aは、遅延器34, 35と接続され、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLに応じて対応する第1および第2の遅延時間Td1, Td2を点灯率／遅延時間LUT31から読み出し、変化パルス数決定部45から出力される変化パルス数に応じて同一サブフィールドにおいて第1および第2の維持パルスが印加されるように、第1および第2の遅延時間Td1, Td2のうちの一方を遅延時間Tdとして遅延器34, 35へ出力し、遅延時間Tdだけ遅延動作を行うように遅延器34, 35を制御する。

【0289】具体的には、遅延時間決定部32aは、同一サブフィールドの維持期間において、変化パルス数が0の場合に維持期間の全ての維持パルスが第1の維持パルスになるように第1の遅延時間Td1を出力し、変化パルス数の増加に応じて第2の維持パルスの印加回数が増加するように第2の遅延時間Td2を出力し、例えば、変化パルス数が0, 2の場合に維持期間の維持パルスの最初の80%が第1の維持パルスとなるように第1の遅延時間Td1を出力した後、残りの20%が第2の維持パルスとなるように第2の遅延時間Td2を出力し、最終的に、変化パルス数が1の場合に維持期間の全ての維持パルスが第2の維持パルスになるように第2の遅延時間Td2を出力する。したがって、同一サブフィールドの維持期間において、変化パルス数に応じた割合で遅延時間の異なる2種類の第1および第2の維持パルスを印加することができる。

【0290】点灯率／維持周期LUT39は、本実施の形態では、例えば、点灯率が0～35%に対して第1の維持周期として6μsが記憶され、点灯率が35～45%に対して第1の維持周期として6μsが記憶されると

(27) 02-132213 (P2002-132213A)

ともに、第2の維持周期として $7\mu s$ が記憶され、点灯率が45~55%に対して第1の維持周期として $7\mu s$ が記憶され、点灯率が55~65%に対して第1の維持周期として $7\mu s$ が記憶されるとともに、第2の維持周期として $8\mu s$ が記憶され、点灯率が65~80%に対して第1の維持周期として $8\mu s$ が記憶され、点灯率が80~90%に対して第1の維持周期として $8\mu s$ が記憶されるとともに、第2の維持周期として $7\mu s$ が記憶され、点灯率が90~100%に対して第1の維持周期として $7\mu s$ が記憶されている。

【0291】ここで、第1の維持周期は、同一サブフィールド内において、最初に、第1の維持パルスを印加して放電セルを第1の放電状態で放電させ、その後に、第1の維持パルスと異なる第2の維持パルスを印加して放電セルを第1の放電状態と異なる第2の放電状態で放電させる場合において、第1の維持パルスの維持周期であり、第2の維持周期は、この場合の第2の維持パルスの維持周期である。

【0292】なお、点灯率が0~35%、45~55%、65~80%および90~100%に対して第2の維持周期を記憶していないのは、これらの点灯率の場合、本実施の形態では、同一サブフィールド内において第1の維持パルスのみが印加され、第2の維持パルスは印加されず、第2の維持周期が不要になるためである。

【0293】維持周期決定部40aは、基本制御信号発生器33dと接続され、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLに応じて対応する第1および第2の維持周期を点灯率/維持周期LUT39から読み出し、変化パルス数決定部45から出力される変化パルス数に応じて同一サブフィールドにおいて第1および第2の維持パルスが印加されるよう、第1および第2の維持周期のうちの一方を基本制御信号発生器33dへ出力する。

【0294】具体的には、維持周期決定部40aは、同一サブフィールドの維持期間において、変化パルス数が0の場合に維持期間の全ての維持パルスが第1の維持パルスになるように第1の維持周期を出し、変化パルス数の増加に応じて第2の維持パルスの印加回数が増加するように第2の維持周期を出し、例えば、変化パルス数が0.2の場合に維持期間の維持パルスの最初の80%が第1の維持パルスとなるように第1の維持周期を出し、残りの20%が第2の維持パルスとなるように第2の維持周期を出し、最終的に、変化パルス数が1の場合に維持期間の全ての維持パルスが第2の維持パルスになるように第2の維持周期を出す。したがって、同一サブフィールドの維持期間において、変化パルス数に応じた割合で維持周期の異なる2種類の第1および第2の維持パルスを印加することができる。

【0295】基本制御信号発生器33dは、サステインドライバ6が維持周期決定部40aにより決定された維

持周期で維持パルスを出力するよう、サステインドライバ駆動制御信号USとして制御信号S1~S4を出力する。

【0296】上記の構成により、サブフィールド処理器3eは、サブフィールド点灯率測定器8により測定された点灯率に応じて、維持パルスの遅延時間および維持周期を制御するとともに、変化パルス数に応じて同一サブフィールド内の第1の維持パルスの印加回数と第2の維持パルスの印加回数との割合を制御することができる。なお、各サブフィールドの維持期間の維持パルスの数は予め所定数に定められているため、必ずしも変化パルス数に応じた割合で第1および第2の維持パルスの印加回数を設定できない場合があるが、この場合は、変化パルス数に応じた割合に最も近い設定可能な印加回数が設定される。

【0297】なお、スキャンドライバについても上記と同様にサブフィールド処理器3eにより制御され、同様にサブフィールドごとの点灯率に応じてスキャン電極12に印加される維持パルスの遅延時間および維持周期が制御されるとともに、変化パルス数に応じて同一サブフィールド内の第1の維持パルスの印加回数と第2の維持パルスの印加回数との割合が制御される。

【0298】本実施の形態では、サブフィールド処理器3eが制御手段に相当し、その他の点は第1の実施の形態と同様である。

【0299】図16に示すような特性を有するPDPを用いた場合、上記の第4および第6の実施の形態で述べたように、遅延時間および維持周期の切り換えにより輝度が不連続となり、視聴者にはこの輝度の変化をフリッカーとして感じる場合がある。これは、サブフィールド内の全ての維持パルスの遅延時間および維持周期が同時に変化するためである。

【0300】本実施の形態では、上記の構成により、以下のようにして、サブフィールドごとの点灯率に応じて遅延時間および維持周期の異なる2種類の第1および第2の維持パルスの割合を同一サブフィールド内で変化させることにより、上記の輝度の大きな変化を抑制して、視聴者にフリッカーを感じさせないようにしている。

【0301】まず、点灯率が0~35%の場合、各サブフィールドにおいて遅延時間が0nsで維持周期が6μsの第1の維持パルスを印加する。すなわち、同一サブフィールドの維持期間において1回の放電を行う1種類の維持パルスのみを印加する。

【0302】一方、点灯率が45~55%の場合、各サブフィールドにおいて遅延時間が200nsで維持周期が7μsの第1の維持パルスを印加する。すなわち、同一サブフィールドの維持期間において第1および第2の放電を行う1種類の維持パルスのみを印加する。

【0303】ここで、点灯率が35~45%の場合、各サブフィールドにおいて遅延時間が0nsで維持周期が

(28) 02-132213 (P2002-132213A)

$6 \mu s$  の第1の維持パルス（点灯率が0～35%の場合の維持パルス）と遅延時間が $200 \text{ ns}$ で維持周期が $7 \mu s$  の第2の維持パルス（点灯率が45～55%の場合の維持パルス）とを点灯率に応じた割合で印加する。すなわち、同一サブフィールドの維持期間において1回の放電を行う第1の維持パルスと第1および第2の放電を行う第2の維持パルスとを点灯率に応じた割合で印加する。

【0304】具体的には、点灯率が35%の場合、第1の維持パルスが100%で第2の維持パルスが0%の割合になるように維持パルスを印加する。点灯率が増加すると、点灯率の増加に応じて同一サブフィールドの維持期間における第1の維持パルスの印加回数を減少させるとともに第2の維持パルスの印加回数を増加させ、例えば、点灯率が37%の場合、維持期間の最初の80%が第1の維持パルスとなり残りの20%が第2の維持パルスになるように第1および第2の維持パルスの印加回数を制御する。最終的に、点灯率が45%の場合、第1の維持パルスが0%で第2の維持パルスが100%の割合になるように維持パルスを印加する。

【0305】このように、遅延時間および維持周期を切り換える際、同一サブフィールドにおいて切り換える前の維持パルスと切り換える後の維持パルスとの割合を点灯率に応じて徐々に変化させていているので、同一サブフィールド内のすべての維持パルスが同時に切り換わることがなくなり、1回の放電から第1および第2の放電に切り換わる際に輝度が連続的に変化し、フリッカーの発生を防止することができる。

【0306】次に、点灯率が65～80%の場合、各サブフィールドにおいて遅延時間が $350 \text{ ns}$ で維持周期が $8 \mu s$  の第1の維持パルスを印加する。すなわち、同一サブフィールドの維持期間において第1および第2の放電を行う1種類の維持パルスのみを印加する。

【0307】ここで、点灯率が55～65%の場合、各サブフィールドにおいて遅延時間が $200 \text{ ns}$ で維持周期が $7 \mu s$  の第1の維持パルス（点灯率が45～55%の場合の維持パルス）と遅延時間が $350 \text{ ns}$ で維持周期が $8 \mu s$  の第2の維持パルス（点灯率が65～80%の場合の維持パルス）とを点灯率に応じた割合で印加する。すなわち、同一サブフィールドの維持期間において第1および第2の放電を行う第1の維持パルスと第1の維持パルスより遅延時間および維持周期の長い第1および第2の放電を行う第2の維持パルスとを点灯率に応じた割合で印加する。

【0308】具体的には、点灯率が55%の場合、第1の維持パルスが100%で第2の維持パルスが0%の割合になるように維持パルスを印加する。点灯率が増加すると、点灯率の増加に応じて同一サブフィールドの維持期間における第1の維持パルスの印加回数を減少させるとともに第2の維持パルスの印加回数を増加させ、例え

ば、点灯率が57%の場合、維持期間の最初の80%が第1の維持パルスとなり残りの20%が第2の維持パルスになるように第1および第2の維持パルスの印加回数を制御する。最終的に、点灯率が65%の場合、第1の維持パルスが0%で第2の維持パルスが100%の割合になるように維持パルスを印加する。

【0309】このように、遅延時間および維持周期を切り換える際、同一サブフィールドにおいて切り換える前の維持パルスと切り換える後の維持パルスとの割合を点灯率に応じて徐々に変化させていているので、同一サブフィールド内のすべての維持パルスが同時に切り換わることがなくなり、短い時間間隔の第1および第2の放電から長い時間間隔の第1および第2の放電に切り換わる際に輝度が連続的に変化し、フリッckerの発生を防止することができる。

【0310】最後に、点灯率が90～100%の場合、各サブフィールドにおいて遅延時間が $200 \text{ ns}$ で維持周期が $7 \mu s$  の第1の維持パルスを印加する。すなわち、同一サブフィールドの維持期間において第1および第2の放電を行う1種類の維持パルスのみを印加する。

【0311】ここで、点灯率が80～90%の場合、各サブフィールドにおいて遅延時間が $350 \text{ ns}$ で維持周期が $8 \mu s$  の第1の維持パルス（点灯率が65～80%の場合の維持パルス）と遅延時間が $200 \text{ ns}$ で維持周期が $7 \mu s$  の第2の維持パルス（点灯率が90～100%の場合の維持パルス）とを点灯率に応じた割合で印加する。すなわち、同一サブフィールドの維持期間において第1および第2の放電を行う第1の維持パルスと第1の維持パルスより遅延時間および維持周期の短い第1および第2の放電を行う第2の維持パルスとを点灯率に応じた割合で印加する。

【0312】具体的には、点灯率が80%の場合、第1の維持パルスが100%で第2の維持パルスが0%の割合になるように維持パルスを印加する。点灯率が増加すると、点灯率の増加に応じて同一サブフィールドの維持期間における第1の維持パルスの印加回数を減少させるとともに第2の維持パルスの印加回数を増加させ、例えば、点灯率が82%の場合、維持期間の最初の80%が第1の維持パルスとなり残りの20%が第2の維持パルスになるように第1および第2の維持パルスの印加回数を制御する。最終的に、点灯率が90%の場合、第1の維持パルスが0%で第2の維持パルスが100%の割合になるように維持パルスを印加する。

【0313】このように、遅延時間および維持周期を切り換える際、同一サブフィールドにおいて切り換える前の維持パルスと切り換える後の維持パルスとの割合を点灯率に応じて徐々に変化させていているので、同一サブフィールド内のすべての維持パルスが同時に切り換わることがなくなり、長い時間間隔の第1および第2の放電から短い時間間隔の第1および第2の放電に切り換わる際に輝度

(29) 02-132213 (P2002-132213A)

が連続的に変化し、フリッカーの発生を防止することができる。

【0314】図37は、図35に示すプラズマディスプレイ装置の効率評価値と点灯率との関係を示す図である。図37に示すように、本実施の形態では、上記のようにして、サブフィールドごとの点灯率に応じて遅延時間および維持周期を切り換えることにより、投入電力に対する発光効率を向上させ、消費電力を低減することができる。

【0315】また、本実施の形態では、遅延時間および維持周期の切り換え前後において、同一サブフィールドにおいて切り換え前の維持パルスと切り換え後の維持パルスとの割合を点灯率に応じて変化させているので、異なる2種類の維持パルスの割合を徐々に変化させて輝度を連続的に変化させることができ、視覚的な違和感を与えることなく、遅延時間および維持周期を切り換えることができる。

【0316】なお、上記の説明では、遅延時間および維持周期の切り換えを3回行う場合について説明したが、遅延時間および維持周期の切り換えをその他の回数行う場合も、各切り換え時に上記と同様の制御を行うことにより、同様の効果を得ることができる。

【0317】また、上記の第1および第2の維持パルスの印加回数の制御は、全てのサブフィールドで行わずに、視聴者に対する視覚的影響が大きい重み付けの大きなサブフィールドにおいてのみ行うようにしてもよい。

【0318】また、本実施の形態では、遅延時間および維持周期とともに切り換えたが、遅延時間および維持周期の一方を切り換える場合に第1および第2の維持パルスの印加回数の制御を行うようにしてもよい。

【0319】次に、本発明の第8の実施の形態によるプラズマディスプレイ装置について説明する。図38は、本発明の第8の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図である。

【0320】図38に示すプラズマディスプレイ装置と図1に示すプラズマディスプレイ装置とで異なる点は、サブフィールドごとの点灯率に応じてスキャンドライバ5bおよびサステインドライバ6bのインダクタンス値を変化させるインダクタンス制御回路15が付加された点であり、その他の点は図1に示すプラズマディスプレイ装置と同様であるので、同一部分には同一符号を付し、以下異なる部分についてのみ詳細に説明する。

【0321】図38に示すインダクタンス制御回路15は、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLを受け、サブフィールドごとの点灯率に応じてLC共振に寄与するインダクタンス値を制御するためのインダクタンス制御信号LC, LUをスキャンドライバ5bおよびサステインドライバ6bへそれぞれ出力する。

【0322】図39は、図38に示すインダクタンス制

御回路15の構成を示すブロック図である。図39に示すインダクタンス制御回路15は、点灯率/インダクタンスLUT151およびインダクタンス決定部152を含む。

【0323】点灯率/インダクタンスLUT151は、インダクタンス決定部152と接続され、実験データに基づく点灯率とLC共振に寄与するインダクタンス値との関係をテーブル形式で記憶している。例えば、点灯率が65～100%に対してインダクタンス値として0.36μHが記憶され、点灯率が0～65%に対してインダクタンス値として0.6μHが記憶されている。

【0324】インダクタンス決定部152は、サブフィールド点灯率測定器8から出力されるサブフィールド点灯率信号SLに応じて対応するインダクタンス値を点灯率/インダクタンスLUT151から読み出し、読み出したインダクタンス値をインダクタンス制御信号LC, LUとしてスキャンドライバ5bおよびサステインドライバ6bへそれぞれ出力する。なお、インダクタンス値の決定は、上記のように実験データに基づく点灯率とインダクタンス値との関係をテーブル形式で記憶する例に特に限定されず、点灯率とインダクタンス値との関係を表す近似式から点灯率に対応するインダクタンス値を求めるようにもよい。

【0325】上記の構成により、インダクタンス制御回路15は、サブフィールド点灯率測定器8により測定された点灯率に応じてスキャンドライバ5bおよびサステインドライバ6bのLC共振に寄与するインダクタンス値を制御する。

【0326】次に、図38に示すサステインドライバ6bについて詳細に説明する。図40は、図38に示すサステインドライバ6bの構成を示す回路図である。なお、本実施の形態のスキャンドライバ5bもサステインドライバ6bと同様に構成され、同様に動作するので、スキャンドライバ5bに関する詳細な説明を省略し、サステインドライバ6bについてのみ、以下詳細に説明する。

【0327】図40に示すサステインドライバ6bと図3に示すサステインドライバ6bとで異なる点は、回収コイルしがインダクタンス制御信号LUに応じてインダクタンス値を変化させる可変インダクタンス部VLに変更された点であり、その他の点は図3に示すサステインドライバ6と同様であるので同一部分に同一符号を付し、以下異なる点についてのみ詳細に説明する。

【0328】図40に示す可変インダクタンス部VLは、ノードN2とノードN1との間に接続され、インダクタンス制御回路15から出力されるインダクタンス制御信号LUに応じてインダクタンス値を変化させる。

【0329】本実施の形態では、スキャンドライバ5bおよびサステインドライバ6bが駆動手段および第1および第2の駆動手段に相当し、可変インダクタンス部V

(30) 02-132213 (P2002-132213A)

L、回収コンデンサC1、トランジスタQ3およびダイオードD1が第1の駆動手段に相当し、インダクタンス制御回路15がインダクタンス制御手段に相当し、可変インダクタンス部VLがインダクタンス手段および可変インダクタンス手段に相当し、その他の点は第1の実施の形態と同様である。

【0330】図41は、図40に示す可変インダクタンス部VLの構成を示す回路図である。図41に示す可変インダクタンス部VLは、回収コイルLB、LS、トランジスタQLを含む。

【0331】回収コイルLBは、ノードN2とノードN1との間に接続され、回収コイルLSおよびトランジスタQLがノードN2とノードN1との間に直列に接続され、回収コイルLBと回収コイルLSとが並列に接続される。トランジスタQLのゲートにはインダクタンス制御信号LUが入力される。

【0332】ここで、回収コイルLBのインダクタンス値が0.6μHであり、回収コイルLSのインダクタンス値が0.9μHである場合、回収コイルLB、LSの合成インダクタンス値は0.36μHとなる。また、インダクタンス値が0.6μHの場合の各遅延時間における点灯率と効率評価値との関係は図42に示すようになり、インダクタンス値が0.36μHの場合の各遅延時間Tdにおける点灯率と効率評価値との関係は図16および図31（図31は、図16の遅延時間が350nsのものについて、一部の点灯率の範囲において周期を変化させた場合の関係）に示したものとなる。

【0333】なお、図42中、各記号が表わす遅延時間Tdは図16と同様であり、それぞれの点灯率における各遅延時間Tdの効率評価値は、図16に示した相対する点灯率の遅延時間が0nsの場合すなわちインダクタンス値が0.36μHでの相対する点灯率の遅延時間0nsの効率評価値を基準とし、この値で除算して正規化してある。この効率評価値が大きいほど消費電力が小さくなることを示している。

【0334】図42と図16とを比較すると、インダクタンス値が大きい図42の方が消費電力がより低減されていることがわかる。したがって、上記の各実施の形態のように、遅延時間Tdを制御するだけでなくLC共振に寄与するインダクタンス値を変化させることでも消費電力を低減できる。

【0335】図43は、図42に示す効率評価値と点灯率との関係を基にインダクタンス制御回路15により点灯率が65%以上になったときにインダクタンス値を0.6μHから0.36μHへ切り換えた場合の効率評価値と点灯率との関係を示す図である。

【0336】図43に示す実線は、図32を用いて説明した点灯率に応じた維持周期の制御のうち、最も消費電力を低減した場合の効率評価値と点灯率との関係、すなわち点灯率が0~25%のとき遅延時間Tdを0nsに

設定し、点灯率が25~45%のとき遅延時間Tdを100nsに設定し、点灯率が45~60%のとき遅延時間Tdを200nsに設定し、点灯率が60~100%のとき遅延時間Tdを350nsに設定するとともに、点灯率が0~80%のとき維持周期を6μsに設定し、点灯率が80~100%のとき維持周期を8μsに設定した場合の効率評価値と点灯率との関係を示している。

【0337】次に、図43の一点鎖線で示す部分は、インダクタンス値を0.6μHに設定した上で、点灯率0~30%に対して遅延時間を0nsにし、点灯率30~65%に対して遅延時間を200nsにする場合の点灯率と効率評価値との関係を示している。インダクタンス値の制御としては、点灯率が0~65%の場合にインダクタンス値を0.6μH、点灯率が65~100%の場合にインダクタンス値を0.36μHに制御している。すなわち、点灯率が所定値、例えば65%以上の場合にインダクタンス値を小さくする場合を示している。この場合、点灯率が0~65%の範囲に効率評価値がさらに増加し、消費電力をより低減することができる。

【0338】したがって、点灯率が0~65%の場合、インダクタンス制御回路15は、インダクタンス制御信号LUとしてローレベルの信号を出し、トランジスタQLがオフされ、0.6μHのインダクタンス値を有するインダクタンスLBのみがLC共振に寄与する。また、点灯率が65~100%の場合、インダクタンス制御回路15は、インダクタンス制御信号LUとしてハイレベルの信号を出し、トランジスタQLがオンされ、0.36μHのインダクタンス値を有する回収コイルLS、LBの合成インダクタンスがLC共振に寄与する。

【0339】このように、本実施の形態では、維持パルスが再び増加するタイミングだけでなく、点灯率の増加に応じて維持パルスを立ち上げるLC共振のインダクタンス値が小さくなるように制御しているので、より消費電力を低減した状態で放電を行うことができる。なお、上記の説明では、維持パルスが再び立ち上がるタイミングおよびインダクタンス値をともに制御したが、インダクタンス値のみを制御して消費電力を低減するようにしてもよい。

【0340】図44は、図40に示す可変インダクタンス部の他の例の構成を示す回路図である。図44に示す可変インダクタンス部は、回収コイルLa~Ld、トランジスタQa~Qdを含む。

【0341】回収コイルLaおよびトランジスタQaは並列に接続され、以降同様に回収コイルLb~LdおよびトランジスタQb~Qdがそれぞれ並列に接続され、並列に接続された回収コイルおよびトランジスタがノードN2とノードN1との間に直列に接続される。

【0342】ここで、回収コイルLaのインダクタンス値をL<sub>0</sub>とすると、回収コイルLbのインダクタンス値はL<sub>0</sub>/2に、回収コイルLcのインダクタンス値はL

(お1) 02-132213 (P2002-132213A)

／4に、回収コイルLdのインダクタンス値はL<sub>0</sub>／8にそれぞれ設定される。この場合、インダクタンス制御信号LUとしてインダクタンス制御回路15から4つのインダクタンス制御信号LU1～LU4を出し、トランジスタQa～Qdのオン／オフを制御することにより、2<sup>4</sup>通りのインダクタンス値を設定することができる。したがって、本例の場合、点灯率に応じてより細かくインダクタンス値を変化させ、より最適なLC共振の状態に設定することができ、消費電力をより低減することができる。

【0343】なお、回収コイルおよびトランジスタの接続数は、上記の4つに特に限定されず、種々の接続数に変更可能である。また、可変インダクタンス部としては、上記の各例に特に限定されず、インダクタンス制御信号に応じてインダクタンス値を可変できるものであれば他の構成であってもよい。

【0344】なお、上記の各実施の形態では、ADS方式によるサブフィールド分割を例に説明したが、アドレス・サステイン同時駆動方式によるサブフィールド分割等であっても同時に点灯される放電セルの点灯率を検出することにより同様の効果を得ることができる。また、上記の各実施の形態では、投入電力に対する発光効率を向上させて消費電力を低減することについて説明したが、投入電力を低下させずに同じ消費電力で発光させる場合は、発光効率の向上により輝度を上昇させ、高輝度化を達成するようにしてもよい。

#### 【0345】

【発明の効果】本発明によれば、複数の放電セルのうち同時に点灯させる放電セルの点灯率を検出し、検出された点灯率に応じて変化させた駆動パルスを表示パネル内の選択された放電セルに印加して第1の放電を発生させた後に第2の放電を発生させているので、点灯率に応じた最適な駆動パルスを印加することができ、第1および第2の放電を発生させて発光効率を向上させることができるとともに、第1および第2の放電を繰り返し安定に発生させることができる。この結果、点灯率が変化しても安定に放電を繰り返し行うことができるとともに、投入電力に対する発光効率を向上させて消費電力を低減することができる。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図2】図1に示すプラズマディスプレイ装置に用いられるADS方式を説明するための図

【図3】図1に示すサステンドライバの構成を示す回路図

【図4】維持放電時に連続して第1および第2の放電を発生させる場合の図3に示すサステンドライバの維持期間の動作の一例を示すタイミング図

【図5】図1に示すプラズマディスプレイ装置の放電強

度のピーク間隔と発光効率との関係を示す図

【図6】図1に示すプラズマディスプレイ装置の放電強度のピーク間隔が100nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図7】図1に示すプラズマディスプレイ装置の放電強度のピーク間隔が300nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図8】図1に示すプラズマディスプレイ装置の放電強度のピーク間隔が550nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図9】図1に示すプラズマディスプレイ装置の放電強度のピーク間隔が600nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図10】図1に示すプラズマディスプレイ装置の消費電力と輝度との関係を示す図

【図11】図1に示すサブフィールド処理器の構成を示すブロック図

【図12】遅延時間が0nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図13】遅延時間が100nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図14】遅延時間が200nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図15】遅延時間が350nsの場合における図3に示すサステンドライバの維持期間の動作を示すタイミング図

【図16】図1に示すプラズマディスプレイ装置の各遅延時間における効率評価値と点灯率との関係を示す図

【図17】図16に示す各遅延時間における効率評価値と点灯率との関係を基にサブフィールド処理器により遅延時間を点灯率に応じて制御した場合の効率評価値と点灯率との関係を示す図

【図18】図1に示すサステンドライバの他の構成を示す回路図

【図19】図18に示すサステンドライバの維持期間の動作を示すタイミング図

【図20】本発明の第2の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図21】図20に示すサステンドライバの構成を示す回路図

【図22】図21に示すサステンドライバの維持期間の動作を示すタイミング図

【図23】本発明により複数回連続して放電させる場合

(2) 02-132213 (P2002-132213A)

の維持パルスの波形を示す図

【図24】本発明の第3の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図25】本発明の第4の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図26】図25に示すサブフィールド処理器の構成を示すブロック図

【図27】完全点灯電圧と点灯率との関係を示す図

【図28】本発明の第5の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図29】図28に示すサブフィールド処理器の構成を示すブロック図

【図30】遅延時間が350nsで維持周期が8μsの場合における図28に示すサステインドライバの維持期間の動作を示すタイミング図

【図31】維持周期が6μsおよび8μsの場合における図28に示すプラズマディスプレイ装置の効率評価値と点灯率との関係を示す図

【図32】点灯率が80%以上になったときに維持周期を6μsから8μsへ切り換えた場合の効率評価値と点灯率との関係を示す図

【図33】本発明の第6の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図34】図33に示すサブフィールド処理器の構成を示すブロック図

【図35】本発明の第7の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図36】図35に示すサブフィールド処理器の構成を示すブロック図

【図37】図35に示すプラズマディスプレイの効率評価値と点灯率との関係を示す図

【図38】本発明の第8の実施の形態によるプラズマディスプレイ装置の構成を示すブロック図

【図39】図38に示すインダクタンス制御回路の構成を示すブロック図

【図40】図38に示すサステインドライバの構成を示す回路図

【図41】図40に示す可変インダクタンス部の構成を示す回路図

【図42】インダクタンス値が0.6μHの場合の各遅延時間における点灯率と効率評価値との関係を示す図

【図43】点灯率が65%以上になったときにインダクタンス値を0.6μHから0.36μHへ切り換えた場合の効率評価値と点灯率との関係を示す図

【図44】図40に示す可変インダクタンス部の他の例の構成を示す回路図

【図45】従来のプラズマディスプレイ装置の放電セルの駆動方法を説明するための図

【図46】従来のプラズマディスプレイ装置のサステインドライバの構成を示す回路図

【図47】図46に示すサステインドライバの維持期間の動作を示すタイミング図

【符号の説明】

1 A/Dコンバータ

2 映像信号-サブフィールド対応付け器

3, 3a~3e サブフィールド処理器

4 データドライバ

5, 5a, 5b スキャンドライバ

6, 6', 6a, 6b サステインドライバ

7 PDP

8 サブフィールド点灯率測定器

9, 9a 電圧制御回路

10a, 10b 極小値検出器

11 アドレス電極

12 スキャン電極

13 サステイン電極

14 放電セル

15 インダクタンス制御回路

31 点灯率/遅延時間LUT

32 遅延時間決定部

33, 33a~33d 基本制御信号発生器

34, 35 遅延器

36 遅延時間/乗算係数LUT

37, 42 乗算係数決定部

38, 43 パルス数計算部

39 点灯率/維持周期LUT

40 維持周期決定部

41 維持周期/乗算係数LUT

44 点灯率/変化パルス数LUT

45 変化パルス数決定部

151 点灯率/インダクタンスLUT

152 インダクタンス決定部

C1 回収コンデンサ

C2 コンデンサ

D1~D3, DD ダイオード

L, LL, LB, LS, La~Ld 回収コイル

L1 コイル

VL 可変インダクタンス部

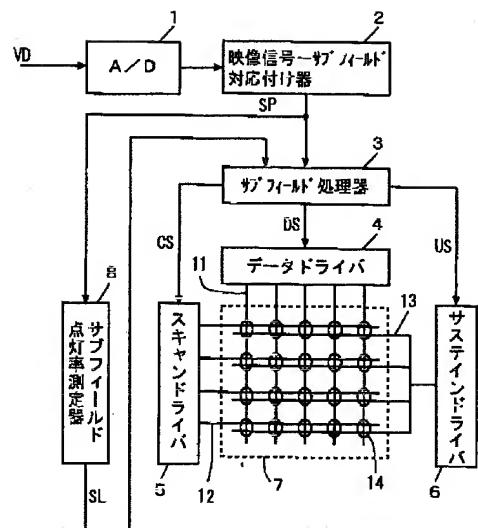
IL 電流制限素子

Q1~Q6, QL, Qa~Qd FET

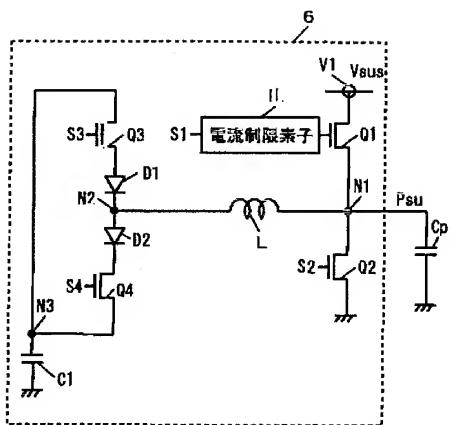
VR 可変電圧源

(23) 02-132213 (P2002-132213A)

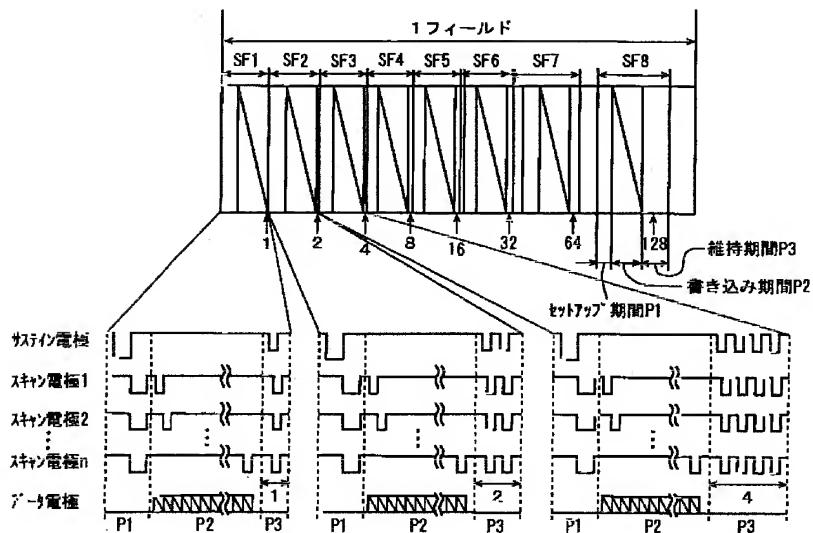
【図1】



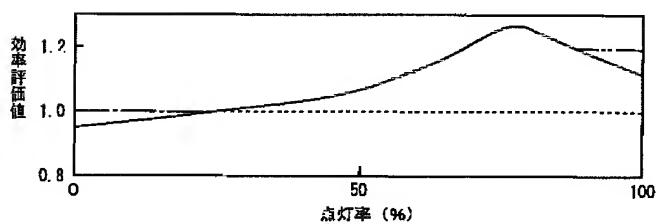
【図3】



【図2】

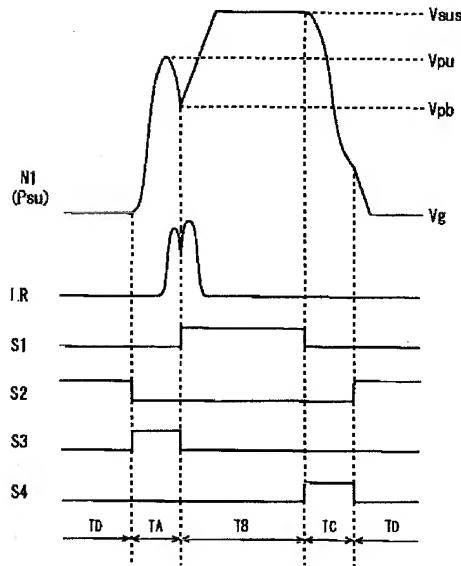


【図17】

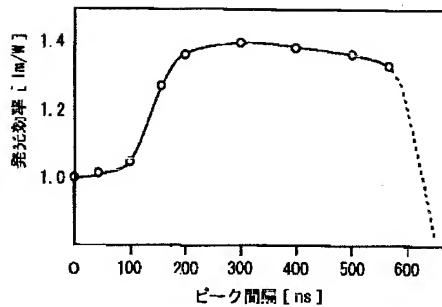


(34) 02-132213 (P 2002-132213A)

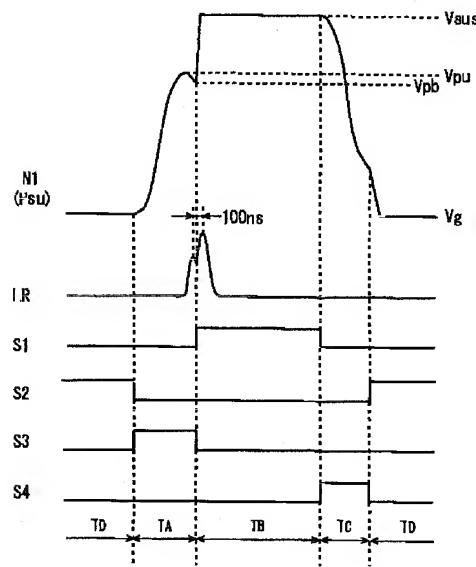
【図4】



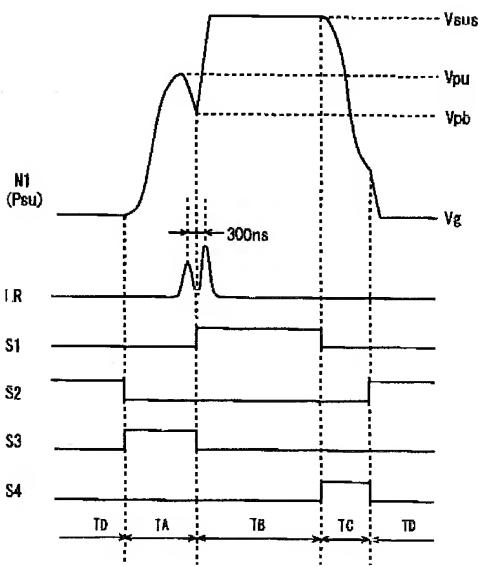
【図5】



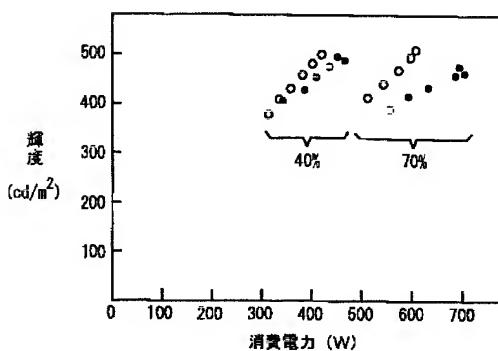
【図6】



【図7】

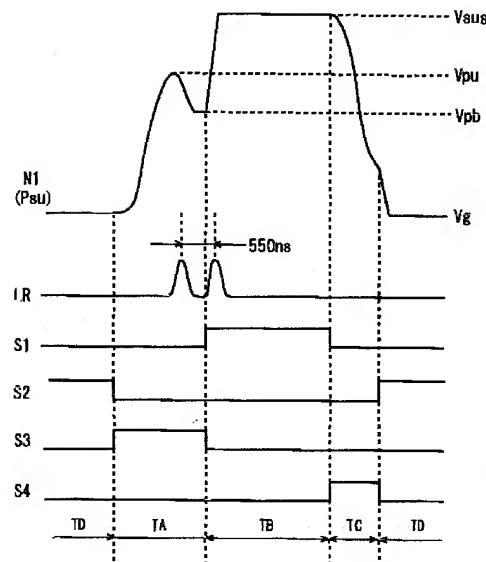


【図10】

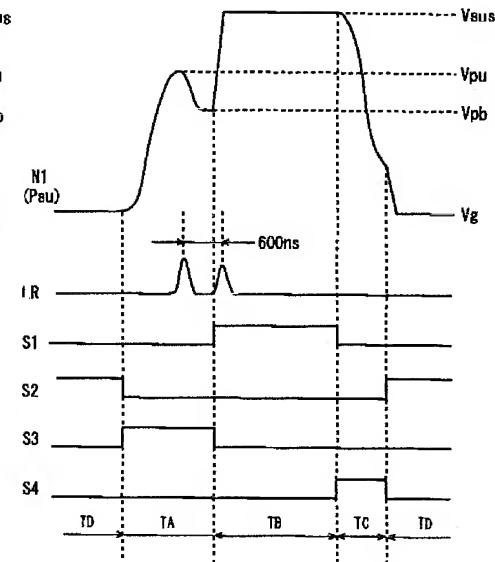


(05) 02-132213 (P2002-132213A)

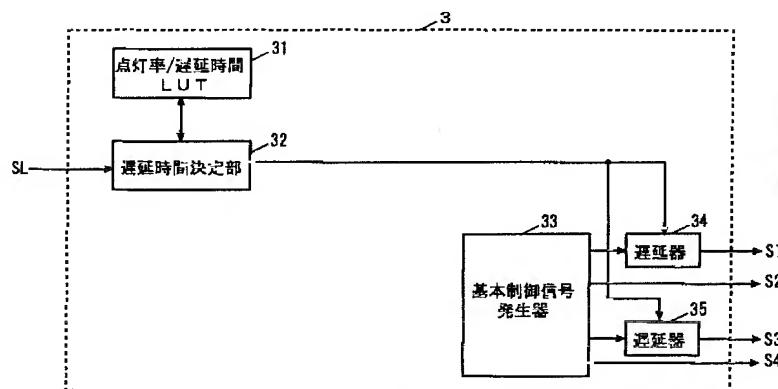
【図8】



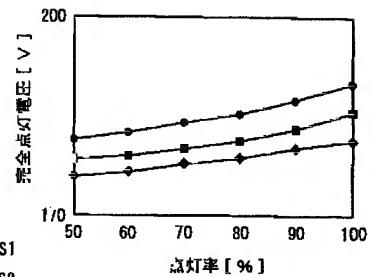
【図9】



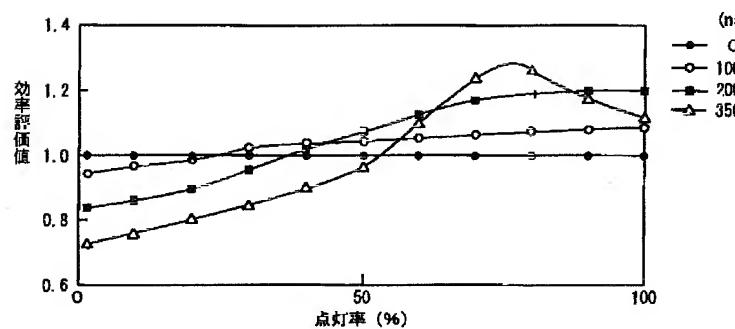
【図11】



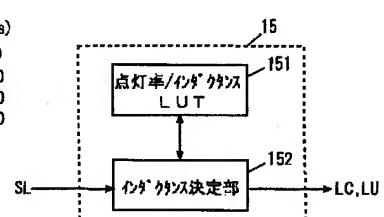
【図27】



【図16】

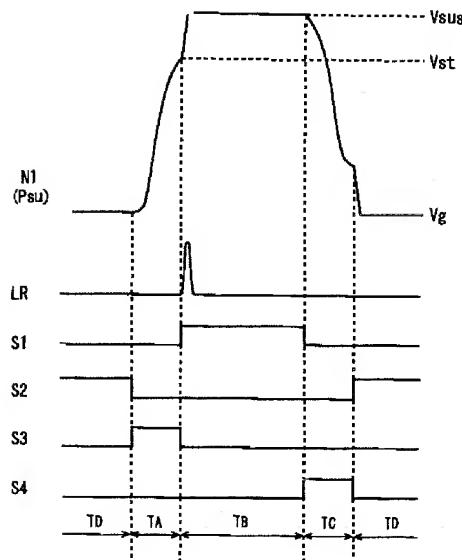


【図39】

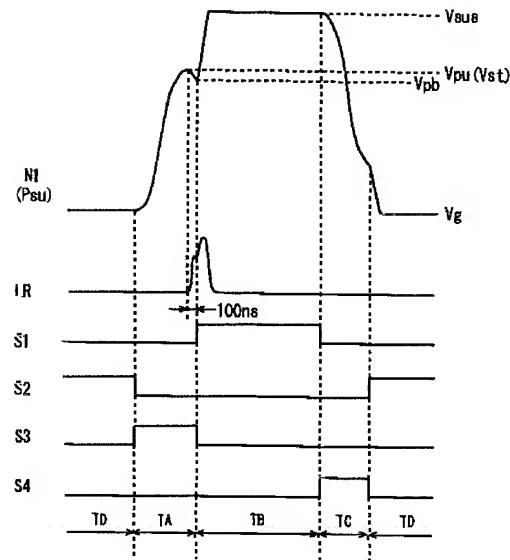


(B6) 02-132213 (P2002-132213A)

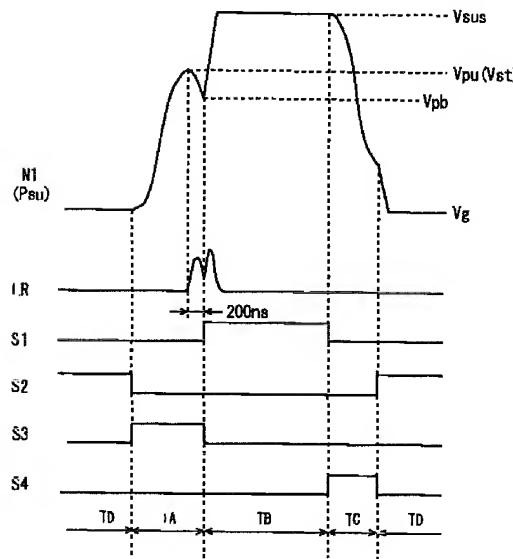
【図12】



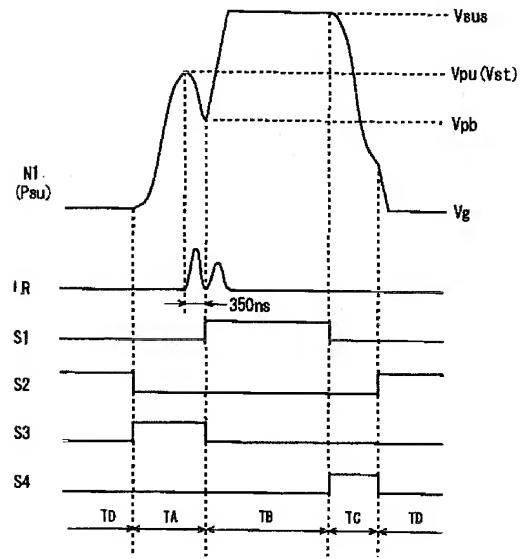
【図13】



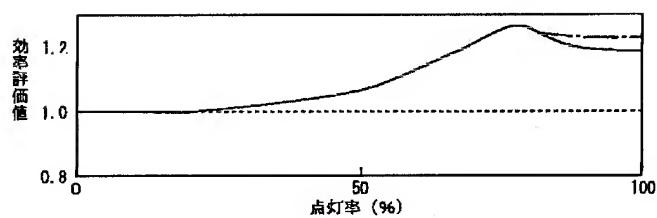
【図14】



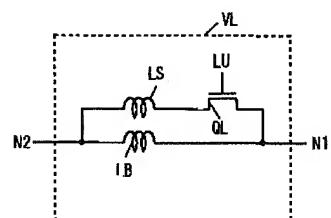
【図15】



【図32】

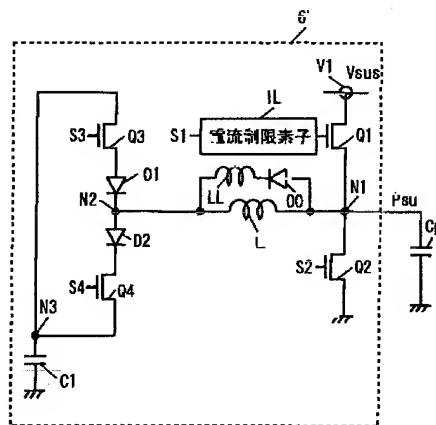


【図41】

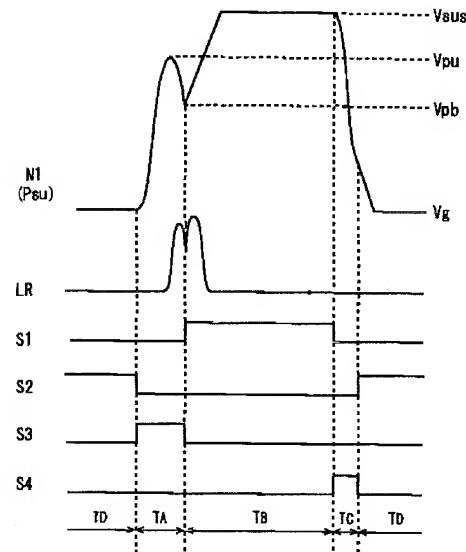


(07) 02-132213 (P2002-132213A)

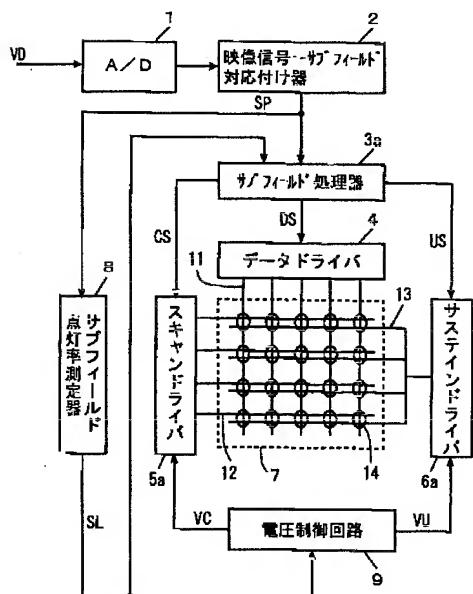
【図18】



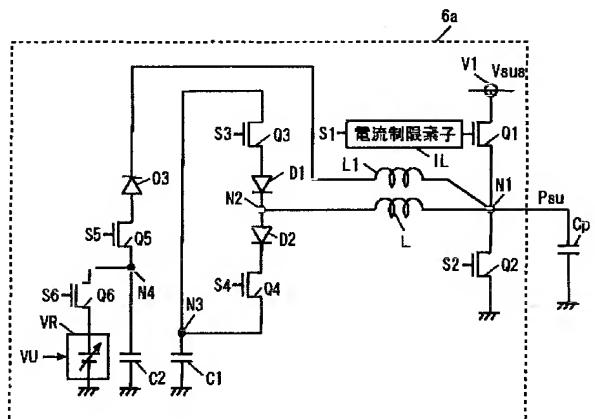
【図19】



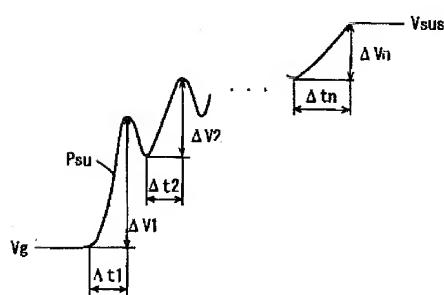
【図20】



【図21】

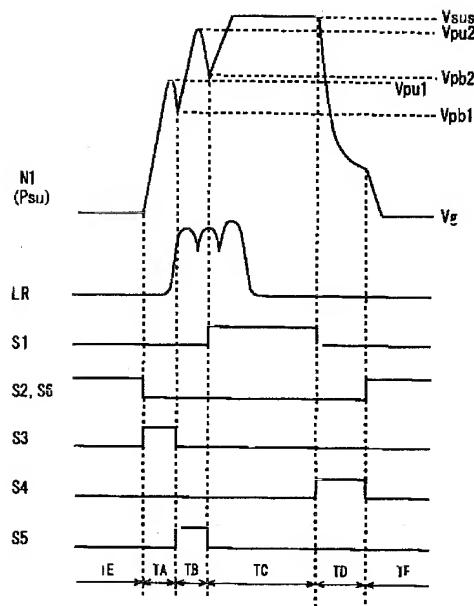


【図23】

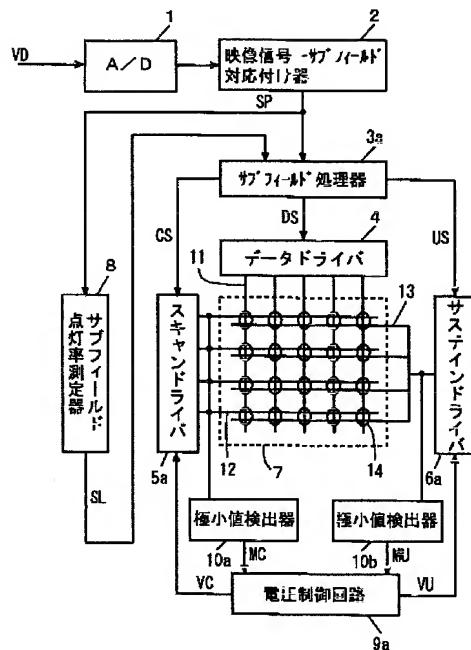


(08) 02-132213 (P2002-132213A)

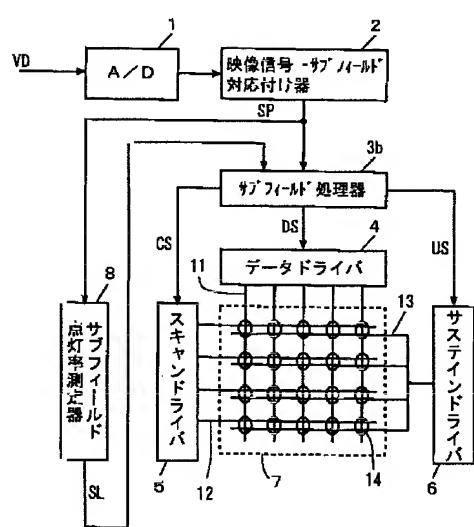
【図22】



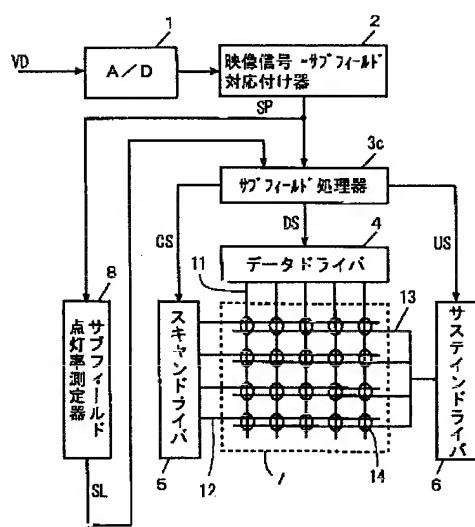
【図24】



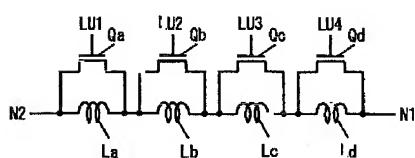
【図25】



【図28】

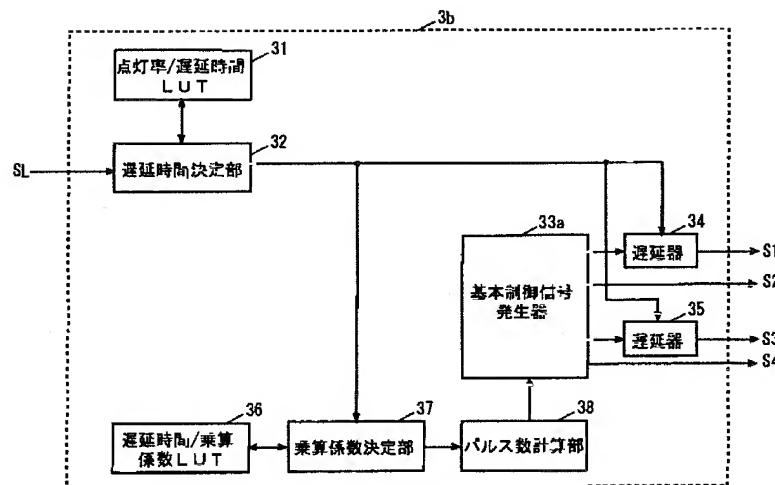


【図44】

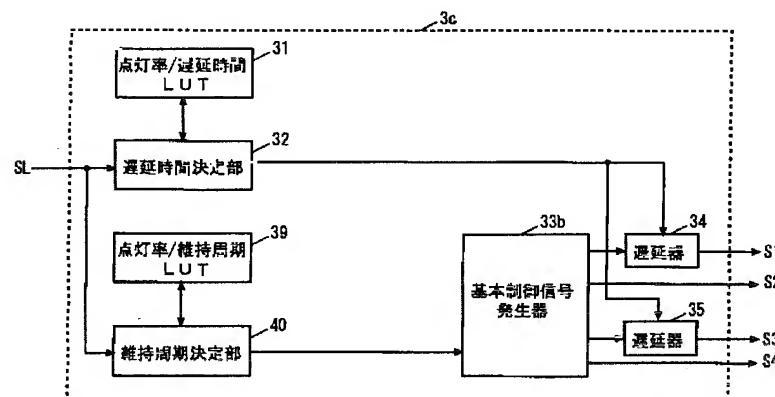


(2002-132213 (P2002-132213A)

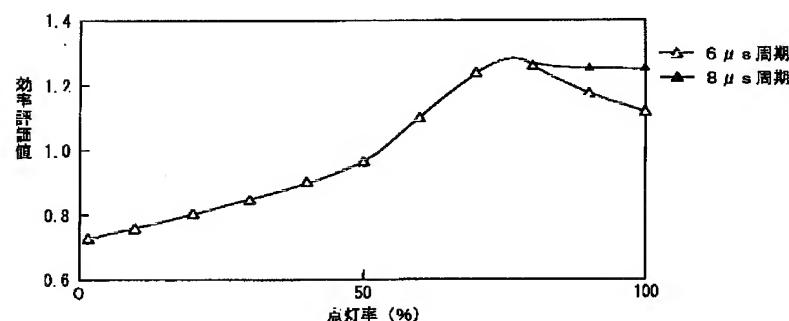
【図26】



【図29】

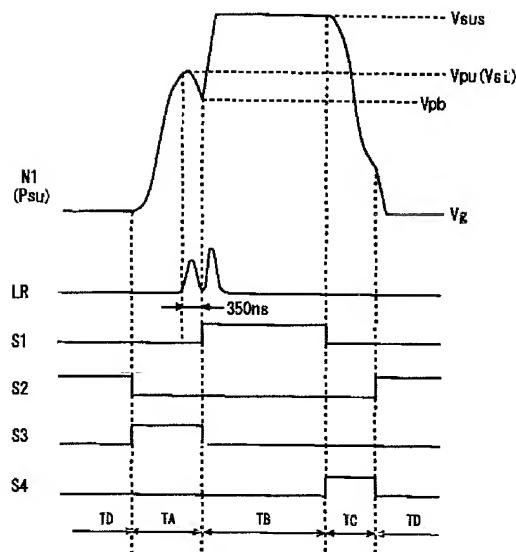


【図31】

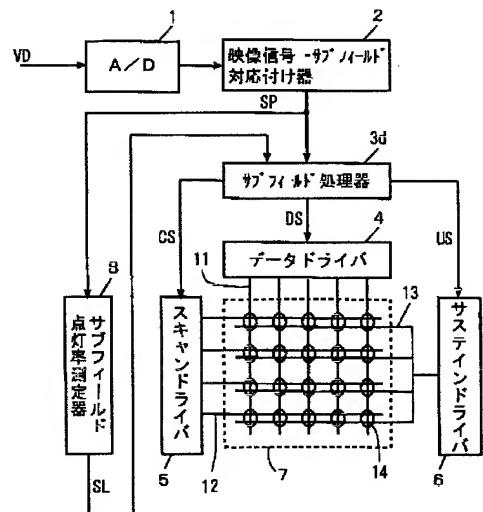


(40) 02-132213 (P2002-132213A)

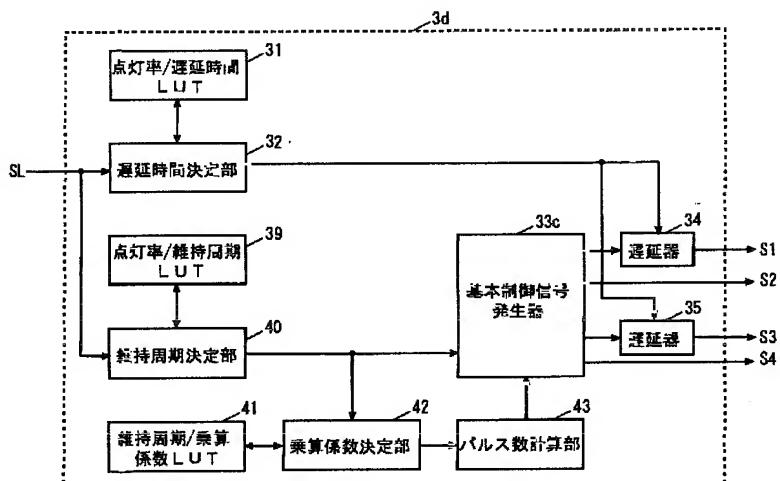
【図30】



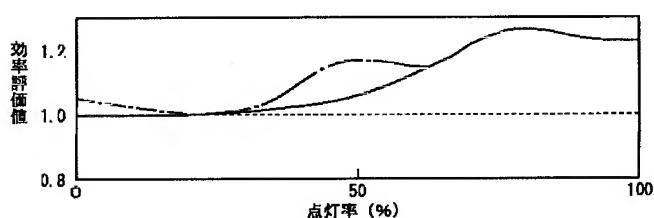
【図33】



【図34】

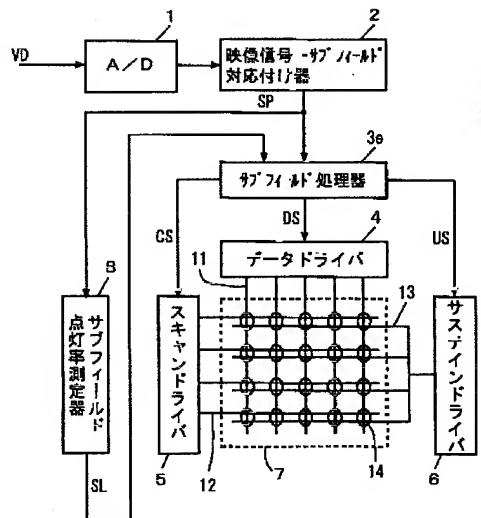


【図43】

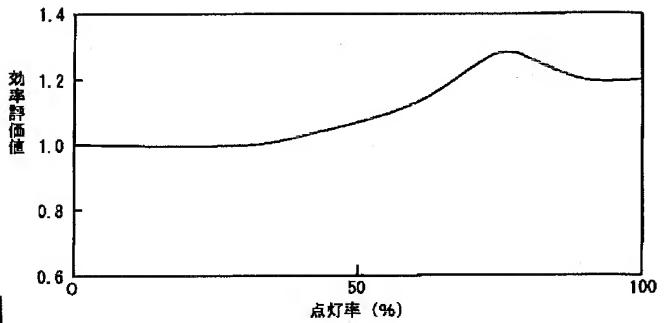


(図1) 02-132213 (P2002-132213A)

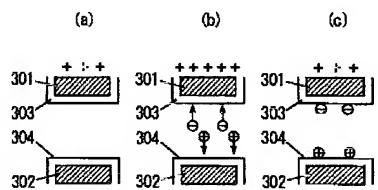
【図35】



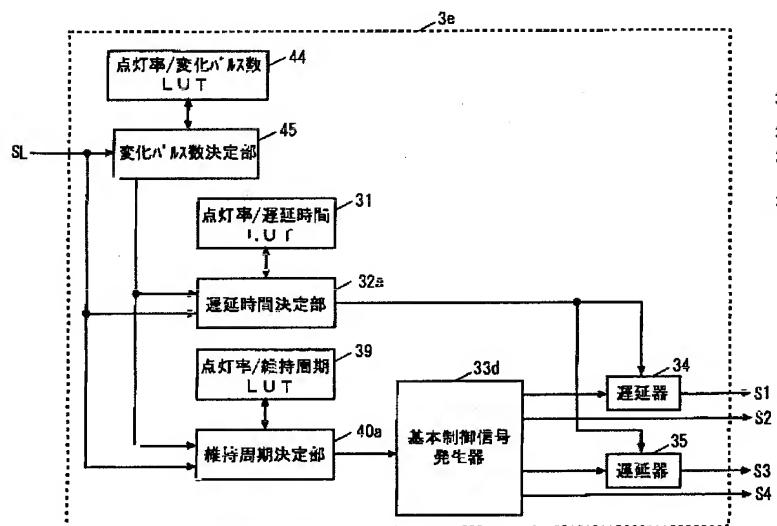
【図37】



【図45】

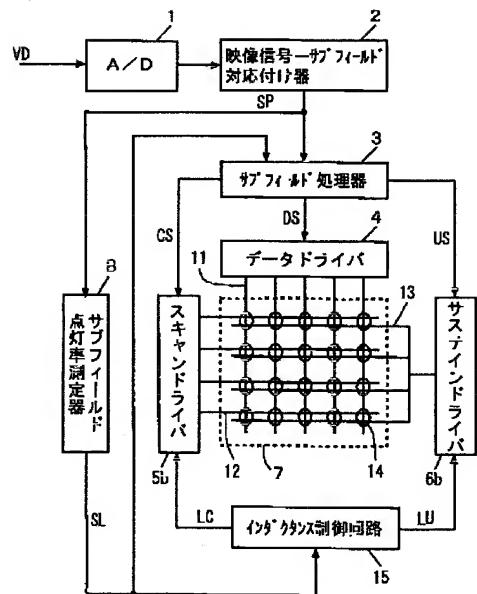


【図36】

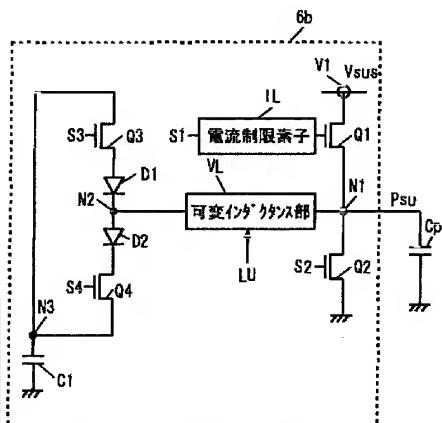


(2002-132213 (P2002-132213A)

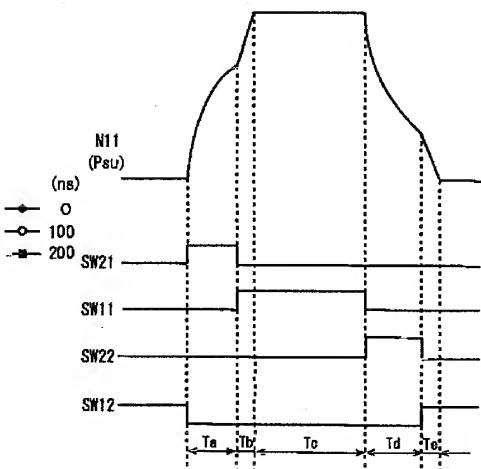
【図38】



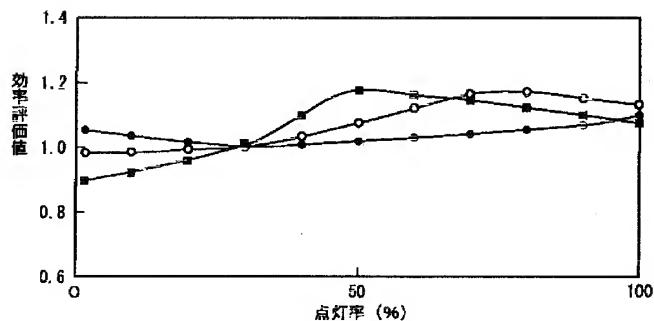
【図40】



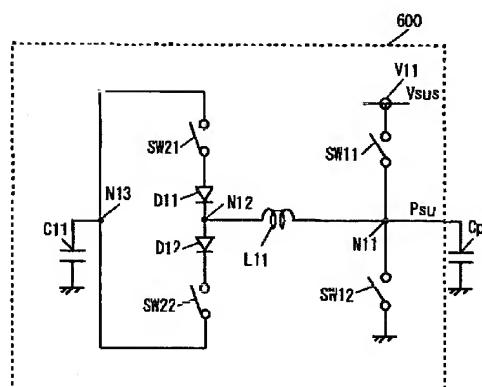
【図47】



【図42】



【図46】



(43) 02-132213 (P 2002-132213A)

## フロントページの続き

|               |      |         |      |
|---------------|------|---------|------|
| (51) Int.C1.7 | 識別記号 | F I     | (参考) |
| G 0 9 G       | 3/20 | G 0 9 G | 3/20 |
| H 0 4 N       | 5/66 | H 0 4 N | 5/66 |
|               |      | G 0 9 G | 3/28 |
|               |      |         | K    |
|               |      |         | H    |

(72)発明者 大江 良尚  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内

(72)発明者 橋 弘之  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内  
F ターム(参考) 5C058 AA11 BA02 BA26 BA35  
5C080 AA05 BB05 DD03 DD26 EE29  
HH02 HH04 HH05 JJ02 JJ03  
JJ04 JJ05